

日本国特許庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application: 2002年12月16日

出願番号 Application Number: 特願2002-363862

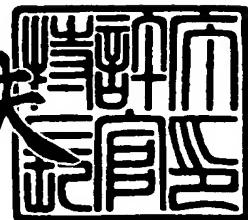
[ST. 10/C]: [JP2002-363862]

出願人 Applicant(s): セイコーホームズ株式会社

2003年10月 3日

特許庁長官  
Commissioner,  
Japan Patent Office

今井康夫



【書類名】 特許願

【整理番号】 J0093437

【提出日】 平成14年12月16日

【あて先】 特許庁長官殿

【国際特許分類】 G09F 9/30

H05B 33/04

【発明者】

【住所又は居所】 長野県諏訪市大和3丁目3番5号 セイコーホームズ株式会社内

【氏名】 宮澤 貴士

【特許出願人】

【識別番号】 000002369

【氏名又は名称】 セイコーホームズ株式会社

【代理人】

【識別番号】 100095728

【弁理士】

【氏名又は名称】 上柳 雅裕

【連絡先】 0266-52-3139

【選任した代理人】

【識別番号】 100107076

【弁理士】

【氏名又は名称】 藤岡 英吉

【選任した代理人】

【識別番号】 100107261

【弁理士】

【氏名又は名称】 須澤 修

【手数料の表示】

【予納台帳番号】 013044

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 0109826

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 電子回路の駆動方法、電子装置の駆動方法、電気光学装置の駆動方法及び電子機器

【特許請求の範囲】

【請求項1】 第1の端子と第2の端子を備えた第1のトランジスタと、前記第1のトランジスタの第1の制御用端子に接続された容量素子と、前記第1の端子と前記容量素子との電気的な接続を制御する、第3の端子と第4の端子を備えた第2のトランジスタと、第5の端子と第6の端子を備えた第3のトランジスタと、を備えた電子回路の駆動方法であって、

前記第2のトランジスタ及び前記第3のトランジスタをオン状態とし、前記第6の端子及び前記第5の端子を介して信号を供給し、前記容量素子に前記信号に応じた電荷を蓄積し、前記第1のトランジスタの導通状態を前記信号に応じて設定する第1のステップと、

前記第3のトランジスタ及び前記第2のトランジスタをそれぞれオフ状態及びオン状態とすることにより前記第1のステップで設定された前記第1のトランジスタの導通状態を変化させる第2のステップと、  
を含むことを特徴とする電子回路の駆動方法。

【請求項2】 請求項1に記載の電子回路の駆動方法において、

前記第2のステップでは、前記第1のトランジスタをオフ状態とすることを特徴とする電子回路の駆動方法。

【請求項3】 請求項1又は2に記載の電子回路の駆動方法において、

前記第1のトランジスタの前記第2の端子は電気的に所定の電位に接続されており、

前記第2のステップにおいて、前記第1の制御用端子に印加される電位は前記所定の電位とは異なっていることを特徴とする電子回路の駆動方法。

【請求項4】 請求項3に記載の電子回路の駆動方法において、

前記第2のステップにおいて、前記第1の制御用端子に印加される電位を、前記所定の電位から前記第1のトランジスタの閾値電圧を差し引いた電位、あるいは前記所定の電位と前記第1のトランジスタの閾値電圧とを足し合わせた電位と

すること、  
を特徴とする電子回路の駆動方法。

**【請求項5】** 請求項1乃至4のいずれか一つに記載の電子回路の駆動方法において、

前記第1のトランジスタに電子素子が接続されていることを特徴とする電子回路の駆動方法。

**【請求項6】** 請求項5に記載の電子回路の駆動方法において、

前記第2のステップにおいて、前記第1のトランジスタの前記第1の制御用端子に印加される電位で前記第1のトランジスタをオフ状態にして前記電子素子の動作をリセットすることを特徴とする電子回路の駆動方法。

**【請求項7】** 複数の第1の信号線と、複数の第2の信号線と、複数の第3の信号線と、電源線と、複数の単位回路とを備えた電子装置の駆動方法であって

前記複数の単位回路の各々は、第1の端子と第2の端子を備えた第1のトランジスタと、前記第1のトランジスタの第1の制御用端子に接続された容量素子と、前記第1の端子と前記容量素子との電気的な接続を制御する、第3の端子と第4の端子を備えた第2のトランジスタと、第5の端子と第6の端子を備えた第3のトランジスタと、を備え、

前記第2のトランジスタの第2の制御用端子は前記複数の第2の信号線の一つに接続され、前記第3のトランジスタの第3の制御用端子及び前記第6の端子はそれぞれ前記複数の第1の信号線の一つ及び前記複数の第3の信号線の一つに接続されており、

前記第2のトランジスタ及び第3のトランジスタが共にオン状態となっている間に前記第3の信号線の一つを介して供給される信号を前記容量素子に電荷として蓄積し、前記第1のトランジスタの導通状態を前記信号に応じて設定する第1のステップと、

前記第3のトランジスタ及び第2のトランジスタをそれぞれオフ状態及びオン状態として、前記第1のステップで設定された前記第1のトランジスタの導通状態を減ずるような電荷量を前記容量素子に供給する第2のステップと、備えるこ

とを特徴とする電子装置の駆動方法。

【請求項8】 請求項7に記載の電子装置の駆動方法において、

前記第2のステップでは、前記第1のトランジスタをオフ状態とすることを特徴とする電子装置の駆動方法。

【請求項9】 請求項7又は8に記載の電子装置の駆動方法において、

前記第1のトランジスタの前記第2の端子は電気的に所定の電位に接続されており、

前記第2のステップにおいて、前記第1の制御用端子に印加される電位は前記所定の電位とは異なっていることを特徴とする電子装置の駆動方法。

【請求項10】 請求項9に記載の電子回路の駆動方法において、

前記第2のステップにおいて、前記第1の制御用端子に印加される電位を、前記所定の電位から前記第1のトランジスタの閾値電圧を差し引いた電位、あるいは前記所定の電位と前記第1のトランジスタの閾値電圧とを足し合わせた電位とすること、

を特徴とする電子回路の駆動方法。

【請求項11】 請求項7乃至9のいずれか一つに記載の電子装置の駆動方法において、

前記第1のトランジスタに電子素子が接続されていることを特徴とする電子装置の駆動方法。

【請求項12】 請求項11に記載の電子装置の駆動方法において、

前記第2のステップにおいて、前記第1のトランジスタの前記第1の制御用端子に印加される電位で前記第1のトランジスタをオフ状態にして前記電子素子の動作をリセットすることを特徴とする電子装置の駆動方法。

【請求項13】 第1の副走査線と第2の副走査線をそれぞれ有するn行の走査線と、m列のデータ線と、電源線と、前記走査線と前記データ線の交差部に対応してn行m列に配置された複数の単位回路と、を備えた電気光学装置の駆動方法であって、

前記複数の単位回路の各々は、第1の端子と第2の端子を備えた第1のトランジスタと、前記第1のトランジスタの第1の制御用端子に接続された容量素子と

、前記第1の端子と前記容量素子との電気的な接続を制御する、第3の端子と第4の端子を備えた第2のトランジスタと、第5の端子と第6の端子を備えた第3のトランジスタと、前記第1のトランジスタに接続された電気光学素子と、を備え、

前記第2のトランジスタの第2の制御用端子は前記n行の走査線の一つの前記第2の副走査線に接続され、前記第3のトランジスタの第3の制御用端子は前記n行の走査線の一つの前記第1の副走査線に接続され、そして前記第6の端子は前記m列のデータ線の一つに接続されており、

前記第2のトランジスタ及び前記第3のトランジスタが共にオン状態となっている間に前記m列のデータ線の一つを介して供給されるデータ信号を前記容量素子に電荷として蓄積し、前記第1のトランジスタの導通状態を前記データ信号に応じて設定する第1のステップと、

前記第3のトランジスタ及び第2のトランジスタをそれぞれオフ状態及びオン状態として、前記第1のステップで設定された前記第1のトランジスタの導通状態を減ずるような電荷量を前記容量素子に供給する第2のステップと、を備えることを特徴とする電気光学装置の駆動方法。

**【請求項14】** 請求項13に記載の電気光学装置の駆動方法において、前記第2のステップでは、前記第1のトランジスタをオフ状態とすることを特徴とする電気光学装置の駆動方法。

**【請求項15】** 請求項13又は14に記載の電気光学装置の駆動方法において、

前記第1のトランジスタの前記第2の端子は電気的に所定の電位に接続されており、

前記第2のステップにおいて、前記第1の制御用端子に印加される電位は前記所定の電位とは異なっていることを特徴とする電気光学装置の駆動方法。

**【請求項16】** 請求項15に記載の電気光学装置の駆動方法において、前記第2のステップにおいて、前記第1の制御用端子に印加される電位を、前記所定の電位から前記第1のトランジスタの閾値電圧を差し引いた電位、あるいは前記所定の電位と前記第1のトランジスタの閾値電圧とを足し合わせた電位と

すること、  
を特徴とする電気光学装置の駆動方法。

【請求項 17】 請求項 13 乃至 16 のいずれか一つに記載の電気光学装置の駆動方法において、

前記第 2 のステップにおいて、前記第 1 の制御用端子に印加される電位で前記第 1 のトランジスタをオフ状態にして前記電気光学素子への電流の供給を停止させることを特徴とする電気光学装置の駆動方法。

【請求項 18】 請求項 13 乃至 17 のいずれか一つに記載の電気光学装置の駆動方法において、

1 フレーム期間に前記 n 行の走査線を順に一つずつ選択する垂直走査を少なくとも 2 回行い、

1 回目の垂直走査では、前記 n 行の走査線のうち奇数行或いは偶数行のいずれか一方の走査線の選択時に、前記複数の単位回路のうち選択された一つの走査線に接続された一行分の単位回路の前記第 1 のトランジスタの導通状態を前記データ信号に応じて設定するとともに、前記奇数行或いは偶数行のいずれか他方の走査線の選択時に、選択された一つの走査線に接続された一行分の単位回路の前記第 2 のトランジスタをオン状態にすることで前記第 1 のトランジスタをオフ状態とし、

2 回目の垂直走査では、前記 n 行の走査線のうち奇数行或いは偶数行のいずれか他方の走査線の選択時に、選択された一つの走査線に接続された一行分の単位回路の前記第 1 のトランジスタの導通状態を前記データ信号に応じて設定し、前記奇数行或いは偶数行のいずれか一方の走査線の選択時に、選択された一つの走査線に接続された一行分の単位回路の前記第 2 のトランジスタをオン状態にすることで前記第 1 のトランジスタをオフ状態とすることを特徴とする電気光学装置の駆動方法。

【請求項 19】 請求項 13 乃至 17 のいずれか一つに記載の電気光学装置の駆動方法において、

1 フレーム期間に、前記複数の単位回路のうち選択された一つの走査線に接続された一行分の単位回路の前記第 1 のトランジスタの導通状態を前記データ信号

に応じて設定するセット動作と、前記一行分の単位回路の前記第2のトランジスタをオン状態にすることで前記第1のトランジスタをオフ状態とするリセット動作とを、前記走査線を選択する毎に交互に行なうことを特徴とする電気光学装置の駆動方法。

【請求項20】 請求項19に記載の電気光学装置において、前記セット動作がなされる走査線と前記リセット動作がなされる走査線とをそれぞれ、前記複数の走査線から順に選択することを特徴とする電気光学装置の駆動方法。

【請求項21】 請求項13乃至20のいずれか一つに記載の電気光学装置の駆動方法において、

前記電気光学素子は赤色、緑色及び青色でそれぞれ発光する3種類の発光素子であり、

前記n行の走査線の各々に接続された単位回路は、前記3種類の発光素子のうち、同色で発光する1種類の発光素子を含むことを特徴する電気光学装置の駆動方法。

【請求項22】 第1の端子と第2の端子を備えた第1のトランジスタと、第3の端子及び第4の端子を備えた第2のトランジスタと、前記第1のトランジスタの第1の制御用端子及び前記第2のトランジスタの第2の制御用端子に共通に接続された容量素子と、前記第2のトランジスタの前記第3の端子と前記第2の制御用端子との電気的な接続を制御する、第5の端子と第6の端子を備えた第3のトランジスタと、第7の端子と第8の端子を備えた第4のトランジスタと、を備えた電子回路の駆動方法であって、

前記第3のトランジスタ及び第4のトランジスタをオン状態とし、前記第8の端子及び前記第7の端子を介して信号を供給し、前記容量素子に前記信号に応じた電荷を蓄積し、前記第2のトランジスタ及び前記第1のトランジスタの導通状態を前記信号に応じて設定する第1のステップと、

前記第4のトランジスタ及び前記第3のトランジスタをそれぞれオフ状態及びオン状態とすることにより前記第1のステップで設定された前記第2のトランジスタ及び前記第1のトランジスタの導通状態を変化させる第2のステップと、

を含むことを特徴とする電子回路の駆動方法。

【請求項23】 請求項22に記載の電子回路の駆動方法において、

前記第2のステップでは、前記第1のトランジスタをオフ状態とすることを特徴とする電子回路の駆動方法。

【請求項24】 請求項22又は23に記載の電子回路の駆動方法において

前記第1のトランジスタの前記第2の端子は電気的に所定の電位に接続されており、

前記第2のステップにおいて、前記第1の制御用端子に印加される電位は前記所定の電位とは異なっていることを特徴とする電子回路の駆動方法。

【請求項25】 請求項22乃至24のいずれか一つに記載の電子回路の駆動方法において、

前記第1のトランジスタに電子素子が接続されていることを特徴とする電子回路の駆動方法。

【請求項26】 請求項25に記載の電子回路の駆動方法において、

前記第2のステップにおいて、前記第1の制御用端子に印加される電位で前記第1のトランジスタをオフ状態にして前記電子素子の動作をリセットすることを特徴とする電子回路の駆動方法。

【請求項27】 複数の第1の信号線と、複数の第2の信号線と、複数の第3の信号線と、電源線と、複数の単位回路とを備えた電子装置の駆動方法であつて、

前記複数の単位回路の各々は、第1の端子と第2の端子を備えた第1のトランジスタと、第3の端子及び第4の端子を備えた第2のトランジスタと、前記第1のトランジスタの第1の制御用端子及び前記第2のトランジスタの第2の制御用端子に共通に接続された容量素子と、前記第2のトランジスタの前記第3の端子と前記第2の制御用端子との電気的な接続を制御する、第5の端子と第6の端子を備えた第3のトランジスタと、第7の端子と第8の端子を備えた第4のトランジスタと、を備え、

前記第3のトランジスタの第3の制御用端子は前記複数の第2の信号線の一つ

に接続され、前記第4のトランジスタの第4の制御用端子及び前記第8の端子はそれぞれ前記複数の第1の信号線の一つ及び前記複数の第2の信号線の一つに接続されており、

前記第3のトランジスタ及び第4のトランジスタが共にオン状態となっている間に前記複数の第3の信号線の一つを介して供給される信号を前記容量素子に電荷として蓄積し、前記第1のトランジスタの導通状態を前記信号に応じて設定する第1のステップと、

前記第4のトランジスタ及び第3のトランジスタをそれぞれオフ状態及びオン状態として、前記第1のステップで設定された前記第1のトランジスタの導通状態を減ずるような電荷量を前記容量素子に供給する第2のステップと、を備えることを特徴とする電子装置の駆動方法。

【請求項 28】 第1の副走査線と第2の副走査線をそれぞれ有するn行の走査線と、m列のデータ線と、電源線と、前記走査線と前記データ線の交差部に対応してn行m列に配置された複数の単位回路と、を備えた電気光学装置の駆動方法であって、

前記複数の単位回路の各々は、第1の端子と第2の端子を備えた第1のトランジスタと、第3の端子と第4の端子を備えた第2のトランジスタと、前記第1のトランジスタの第1の制御用端子及び前記第2のトランジスタの第2の制御用端子に共通に接続された容量素子と、前記第2のトランジスタの前記第3の端子と前記第2の制御用端子との電気的な接続を制御する、第5の端子と第6の端子を備えた第3のトランジスタと、第7の端子と第8の端子を備えた第4のトランジスタと、前記第1のトランジスタに接続された電気光学素子と、を備え、

前記第3のトランジスタの第3の制御用端子は前記n行の走査線の一つの前記第2の副走査線に接続され、前記第4のトランジスタの第4の制御用端子及び前記第8の端子はそれぞれ前記n行の走査線の一つの前記第1の副走査線及び前記m列のデータ線の一つに接続されており、

前記第3のトランジスタ及び第4のトランジスタが共にオン状態となっている間に前記m列のデータ線の一つを介して供給されるデータ信号を前記容量素子に電荷として蓄積し、前記第2のトランジスタ及び前記第1のトランジスタの導通

状態を前記データ信号に応じて設定する第1のステップと、

前記第4のトランジスタ及び第3のトランジスタをそれぞれオフ状態及びオン状態として、前記第1のステップで設定された前記第2のトランジスタ及び前記第1のトランジスタの導通状態を減ずるような電荷量を前記容量素子に供給する第2のステップと、備えることを特徴とする電気光学装置の駆動方法。

**【請求項29】** 請求項28に記載の電気光学装置の駆動方法において、

前記電気光学素子は赤色、緑色及び青色でそれぞれ発光する3種類の発光素子であり、

前記n行の走査線の各々に接続された単位回路は、前記3種類の発光素子のうち、同色で発光する1種類の発光素子を含むことを特徴する電気光学装置の駆動方法。

**【請求項30】** 請求項28又は29に記載の電気光学装置の駆動方法において、

1フレーム期間に前記n行の走査線を順に一つずつ選択する垂直走査を少なくとも2回行い、

1回目の垂直走査では、前記n行の走査線のうち奇数行或いは偶数行のいずれか一方の走査線の選択時に、前記複数の単位回路のうち選択された一つの走査線に接続された一行分の単位回路の前記第1のトランジスタの導通状態を前記データ信号に応じて設定するとともに、前記奇数行或いは偶数行のいずれか他方の走査線の選択時に、選択された一つの走査線に接続された一行分の単位回路の前記第2のトランジスタをオン状態にすることで前記第1のトランジスタをオフ状態とし、

2回目の垂直走査では、前記n行の走査線のうち奇数行或いは偶数行のいずれか他方の走査線の選択時に、選択された一つの走査線に接続された一行分の単位回路の前記第1のトランジスタの導通状態を前記データ信号に応じて設定し、前記奇数行或いは偶数行のいずれか一方の走査線の選択時に、選択された一つの走査線に接続された一行分の単位回路の前記第2のトランジスタをオン状態にすることで前記第1のトランジスタをオフ状態とすることを特徴とする電気光学装置の駆動方法。

【請求項 3 1】 請求項 28 又は 29 に記載の電気光学装置の駆動方法において、

1 フレーム期間に、前記複数の単位回路のうち選択された一つの走査線に接続された一行分の単位回路の前記第 1 のトランジスタの導通状態を前記データ信号に応じて設定するセット動作と、前記一行分の単位回路の前記第 2 のトランジスタをオン状態にすることで前記第 1 のトランジスタをオフ状態にして前記発光素子の発光を停止させるリセット動作とを、前記走査線を選択する毎に交互に行なうことを特徴とする電気光学装置の駆動方法。

【請求項 3 2】 請求項 3 1 に記載の電気光学装置において、前記セット動作がなされる走査線と前記リセット動作がなされる走査線とをそれぞれ、前記複数の走査線から順に選択することを特徴とする電気光学装置の駆動方法。

【請求項 3 3】 第 1 の端子と第 2 の端子を備えた第 1 のトランジスタと、前記 1 のトランジスタの第 1 の制御用端子に接続された容量素子と、前記第 1 の端子と前記容量素子との電気的な接続を制御する、第 3 の端子と第 4 の端子を備えた第 2 のトランジスタと、前記第 4 の端子と前記容量素子を介して電気的に接続されかつ前記第 1 のトランジスタの第 2 の端子と電気的に接続され、第 5 の端子と第 6 の端子を備えた第 3 のトランジスタと、前記第 2 の端子に接続された第 7 の端子と第 8 の端子を備えた第 4 のトランジスタと、を備えた電子回路の駆動方法であって、

前記第 2 のトランジスタ及び前記第 3 のトランジスタをオン状態とし、前記第 6 の端子及び前記第 5 の端子を介して信号を供給し、前記容量素子に前記信号に応じた電荷を蓄積し、前記第 1 のトランジスタの導通状態を前記信号に応じて設定する第 1 のステップと、

前記第 4 のトランジスタをオフ状態とすることにより前記第 1 のステップで設定された前記第 1 のトランジスタの導通状態を変化させる第 2 のステップと、を含むことを特徴とする電子回路の駆動方法。

【請求項 3 4】 複数の第 1 の信号線と、複数の第 2 の信号線と、複数の第 3 の信号線と、電源線と、複数の単位回路とを備えた電子装置の駆動方法であつ

て、

前記複数の単位回路の各々は、第1の端子と第2の端子を備えた第1のトランジスタと、前記1のトランジスタの第1の制御用端子に接続された容量素子と、前記第1の端子と前記容量素子との電気的な接続を制御する、第3の端子と第4の端子を備えた第2のトランジスタと、前記第4の端子と前記第1のトランジスタの第1の制御用端子に前記容量素子を介して電気的に接続され、第5の端子と第6の端子を備えた第3のトランジスタと、前記第2の端子に接続された第7の端子と第8の端子を備えた第4のトランジスタと、を備え、

前記第2のトランジスタの第2の制御用端子は前記複数の第2の信号線の一つに接続され、前記第3のトランジスタの第3の制御用端子及び前記第6の端子はそれぞれ前記複数の第1の信号線の一つ及び前記複数の第3の信号線の一つに接続されており、

前記第2のトランジスタ及び第3のトランジスタが共にオン状態となっている間に前記第3の信号線の一つを介して供給される信号を前記容量素子に電荷として蓄積し、前記第1のトランジスタの導通状態を前記信号に応じて設定する第1のステップと、

前記第4のトランジスタをオフ状態とする第2のステップと、を備えることを特徴とする電子装置の駆動方法。

**【請求項35】** 第1の副走査線と第2の副走査線をそれぞれ有するn行の走査線と、m列のデータ線と、電源線と、前記走査線と前記データ線の交差部に対応してn行m列に配置された複数の単位回路と、を備えた電気光学装置の駆動方法であって、

前記複数の単位回路の各々は、第1の端子と第2の端子を備えた第1のトランジスタと、前記1のトランジスタの第1の制御用端子に接続された容量素子と、前記第1の端子と前記容量素子との電気的な接続を制御する、第3の端子と第4の端子を備えた第2のトランジスタと、前記第4の端子と前記第1のトランジスタの第1の制御用端子に前記容量素子を介して電気的に接続され、第5の端子と第6の端子を備えた第3のトランジスタと、前記第2の端子に接続された第7の端子と第8の端子を備えた第4のトランジスタと、前記第1のトランジスタに接

続された電気光学素子と、を備え、

前記第2のトランジスタの第2の制御用端子は前記n行の走査線の一つの前記第2の副走査線に、前記第3のトランジスタの第3の制御用端子は前記n行の走査線の一つの前記第1の副走査線に接続され、そして前記第6の端子は前記m列のデータ線の一つに接続され、

前記第2のトランジスタ及び第3のトランジスタが共にオン状態となっている間に前記複数のデータ線の一つを介して供給されるデータ信号を前記容量素子に電荷として蓄積し、前記第1のトランジスタの導通状態を前記データ信号に応じて設定する第1のステップと、

前記第4のトランジスタをオフ状態とする第2のステップと、を備えることを特徴とする電気光学装置の駆動方法。

**【請求項 3 6】** 請求項1乃至3 5のいずれか一つに記載の駆動方法を用いたことを特徴とする電子機器。

#### 【発明の詳細な説明】

##### 【0001】

##### 【発明の属する技術分野】

本発明は電子回路の駆動方法、電子装置の駆動方法、電気光学装置の駆動方法及び電子機器に関するものである。

##### 【0002】

##### 【従来の技術】

近年、電気光学装置として有機EL素子を用いた電気光学装置が、低消費電力、高視野角、高コントラスト比で他の装置より優れているとして注目されている。この種の有機EL素子を用いた電気光学装置には、ゲート端子にデータ信号（データ電流）に応じた電圧を印加することによりトランジスタの導通状態を制御して、有機EL素子に供給する電流量を設定して輝度階調を制御する方式がある（例えば、特許文献1参照）。

##### 【0003】

##### 【特許文献1】

国際公開第WO98/3640号のパンフレット

**【0004】****【発明が解決しようとする課題】**

上記方式の電気光学装置では、ある画素が走査信号により選択され、次に選択されるまでの期間を全て表示期間あるいは発光期間として利用して動画表示を行った場合、疑似輪郭、像のずれ等の問題が発生することがある。

**【0005】**

本発明は、このような従来の問題点に着目してなされたものであって、その目的は動画表示を行う場合の疑似輪郭、像のずれ等を抑制して動画特性を向上することのできる電子回路の駆動方法、電子装置の駆動方法、電気光学装置の駆動方法及び電子機器を提供することにある。

**【0006】****【課題を解決するための手段】**

本発明における電子回路の駆動方法は、第1の端子と第2の端子を備えた第1のトランジスタと、前記第1のトランジスタの第1の制御用端子に接続された容量素子と、前記第1の端子と前記容量素子との電気的な接続を制御する、第3の端子と第4の端子を備えた第2のトランジスタと、第5の端子と第6の端子を備えた第3のトランジスタと、を備えた電子回路の駆動方法であって、前記第2のトランジスタ及び前記第3のトランジスタをオン状態とし、前記第6の端子及び前記第5の端子を介して信号を供給し、前記容量素子に前記信号に応じた電荷を蓄積し、前記第1のトランジスタの導通状態を前記信号に応じて設定する第1のステップと、前記第3のトランジスタ及び前記第2のトランジスタをそれぞれオフ状態及びオン状態とすることにより前記第1のステップで設定された前記第1のトランジスタの導通状態を変化させる第2のステップと、を含むことを特徴とする。

**【0007】**

これによれば、第1のステップにおいて、第2及び第3のトランジスタをオン状態として容量素子に信号に応じた電荷を蓄積し、第1のトランジスタの導通状態を信号に応じて設定する。その後、第2のステップにおいて、第3及び第2のトランジスタをそれぞれオフ状態及びオン状態とすることにより第1のステップ

で設定された第1のトランジスタの導通状態を変化させることができる。これにより、第1のステップで信号に応じて設定された第1のトランジスタの導通状態を第2のステップで変化させた状態で、次の第1のステップにおいて、容量素子に信号、例えばデータ電流に応じた電荷を書き込むことができる。このため、データ電流が小さい場合でも、データ電流を書き込むのに要する時間を短くすることができる。その結果、データ線の配線容量等による影響を抑制することができ、動画表示を行う場合に疑似輪郭、像のずれなどの発生が抑制され、動画特性を向上することができる。なお、ここにいう「疑似輪郭」とは、表示画像に追従する視線の動き等により生ずる階調表示色のずれ等をいう。

#### 【0008】

また、第1のトランジスタの導通状態を変化させるために、トランジスタや回路を特別に設ける必要がなく、第3のトランジスタ及び第2のトランジスタのオン、オフを制御するだけでよい。したがって、トランジスタや回路を特別に設けることなく、低輝度の階調に対応するデータを書き込む場合でもデータ書き込み時間を短縮して動作の遅延を低減することができる。

#### 【0009】

この電子回路の駆動方法において、前記第2のステップでは、前記第1のトランジスタをオフ状態とする。

これによれば、第1のステップで信号に応じて導通状態が設定された第1のトランジスタを、第2のステップで、次の第1のステップ実行前にオフ状態にすることができる。これにより、第1のトランジスタを次の第1のステップ実行前にオフ状態にして、次の第1のステップで、容量素子に信号、例えばデータ電流に応じた電荷を書き込むことになる。このため、データ電流が小さい場合でも、データ書き込み時間をより短縮して動作の遅延をより低減することができ、動画特性をさらに向上することができる。

#### 【0010】

この電子回路の駆動方法において、前記第1のトランジスタの前記第2の端子は電気的に所定の電位に接続されており、前記第2のステップにおいて、前記第1の制御用端子に印加される電位は前記所定の電位とは異なっている。

**【0011】**

これによれば、第2のステップにおいて、所定の電位とは異なる電位を第1の制御用端子に印加して、第1のトランジスタの導通状態を変化させあるいは第1のトランジスタをオフさせることができる。

**【0012】**

この電子回路の駆動方法において、前記第2のステップにおいて、前記第1の制御用端子に印加される電位を、前記所定の電位から前記第1のトランジスタの閾値電圧を差し引いた電位、あるいは前記所定の電位と前記第1のトランジスタの閾値電圧とを足し合わせた電位とする。

**【0013】**

これによれば、第2のステップにおいて、所定の電位から第1のトランジスタの閾値電圧を差し引いた電位あるいは所定の電位と第1のトランジスタの閾値電圧とを足し合わせた電位を第1の制御用端子に印加する。これにより、第1のトランジスタの導通状態を変化させあるいは第1のトランジスタをオフさせることができる。

**【0014】**

この電子回路の駆動方法において、前記第1のトランジスタに電子素子が接続されている。

これによれば、第2のステップにおいて、第1のトランジスタの導通状態を変化させあるいは第1のトランジスタをオフさせることにより、電子素子の動作状態を変化させあるいはその動作をリセット（終了）させることができる。

**【0015】**

この電子回路の駆動方法において、前記第2のステップにおいて、前記第1のトランジスタの前記第1の制御用端子に印加される電位で前記第1のトランジスタをオフ状態にして前記電子素子の動作をリセットする。

**【0016】**

これによれば、第2のステップにおいて、第1の制御用端子に印加される電位で第1のトランジスタをオフ状態にして電子素子の動作をリセットすることができる。

**【0017】**

本発明における電子装置の駆動方法は、複数の第1の信号線と、複数の第2の信号線と、複数の第3の信号線と、電源線と、複数の単位回路とを備えた電子装置の駆動方法であって、前記複数の単位回路の各々は、第1の端子と第2の端子を備えた第1のトランジスタと、前記第1のトランジスタの第1の制御用端子に接続された容量素子と、前記第1の端子と前記容量素子との電気的な接続を制御する、第3の端子と第4の端子を備えた第2のトランジスタと、第5の端子と第6の端子を備えた第3のトランジスタと、を備え、前記第2のトランジスタの第2の制御用端子は前記複数の第2の信号線の一つに接続され、前記第3のトランジスタの第3の制御用端子及び前記第6の端子はそれぞれ前記複数の第1の信号線の一つ及び前記複数の第3の信号線の一つに接続されており、前記第2のトランジスタ及び第3のトランジスタが共にオン状態となっている間に前記第3の信号線の一つを介して供給される信号を前記容量素子に電荷として蓄積し、前記第1のトランジスタの導通状態を前記信号に応じて設定する第1のステップと、前記第3のトランジスタ及び第2のトランジスタをそれぞれオフ状態及びオン状態として、前記第1のステップで設定された前記第1のトランジスタの導通状態を減ずるような電荷量を前記容量素子に供給する第2のステップと、備える。

**【0018】**

これによれば、第2のステップにおいて、第1のステップで信号に応じて設定された第1のトランジスタの導通状態を減ずるように変化させた状態で、次の第1のステップにおいて、容量素子に信号、例えばデータ電流に応じた電荷を書き込むことができる。このため、データ電流が小さい場合でも、データ電流を書き込むのに要する時間を短くすることができる。その結果、データ線の配線容量等による影響を抑制することができ、動画表示を行う場合に疑似輪郭、像のずれなどの発生が抑制され、動画特性を向上することができる。また、第1のトランジスタの導通状態を減ずるよう変化させるために、トランジスタや回路を特別に設ける必要がなく、第3のトランジスタ及び第2のトランジスタのオン、オフを制御するだけよい。

**【0019】**

この電子装置の駆動方法において、前記第2のステップでは、前記第1のトランジスタをオフ状態とする。

これによれば、第1のステップで信号に応じて導通状態が設定された第1のトランジスタを、第2のステップで、次の第1のステップ実行前にオフ状態にすることができる。これにより、第1のトランジスタを次の第1のステップ実行前にオフ状態にして、次の第1のステップで、容量素子に信号、例えばデータ電流に応じた電荷を書き込むことになる。このため、データ電流が小さい場合でも、データ書き込み時間をより短縮して動作の遅延をより低減することができ、動画特性をさらに向上することができる。

#### 【0020】

この電子装置の駆動方法において、前記第1のトランジスタの前記第2の端子は電気的に所定の電位に接続されており、前記第2のステップにおいて、前記第1の制御用端子に印加される電位は前記所定の電位とは異なっている。

#### 【0021】

これによれば、第2のステップにおいて、所定の電位とは異なる電位を第1の制御用端子に印加して、第1のトランジスタの導通状態を減ずるように変化させあるいは第1のトランジスタをオフさせることができる。

#### 【0022】

この電子装置の駆動方法において、前記第2のステップにおいて、前記第1の制御用端子に印加される電位を、前記所定の電位から前記第1のトランジスタの閾値電圧を差し引いた電位、あるいは前記所定の電位と前記第1のトランジスタの閾値電圧とを足し合わせた電位とする。

#### 【0023】

これによれば、第2のステップにおいて、所定の電位から第1のトランジスタの閾値電圧を差し引いた電位あるいは所定の電位と第1のトランジスタの閾値電圧とを足し合わせた電位を第1の制御用端子に印加する。これにより、第1のトランジスタの導通状態を減ずるように変化させあるいは第1のトランジスタをオフさせることができる。

#### 【0024】

この電子装置の駆動方法において、前記第1のトランジスタに電子素子が接続されている前記第1のトランジスタに電子素子が接続されている。

これによれば、第2のステップにおいて、第1のトランジスタの導通状態を減ずるように変化させあるいは第1のトランジスタをオフさせることにより、電子素子の動作状態を減ずるように変化させあるいはその動作をリセットすることができる。

#### 【0025】

この電子装置の駆動方法において、前記第2のステップにおいて、前記第1のトランジスタの前記第1の制御用端子に印加される電位で前記第1のトランジスタをオフ状態にして前記電子素子の動作をリセットする。

#### 【0026】

これによれば、第2のステップにおいて、第1の制御用端子に印加される電位で第1のトランジスタをオフ状態にして電子素子の動作をリセットすることができる。

#### 【0027】

本発明における電気光学装置の駆動方法は、第1の副走査線と第2の副走査線をそれぞれ有するn行の走査線と、m列のデータ線と、電源線と、前記走査線と前記データ線の交差部に対応してn行m列に配置された複数の単位回路と、を備えた電気光学装置の駆動方法であって、前記複数の単位回路の各々は、第1の端子と第2の端子を備えた第1のトランジスタと、前記第1のトランジスタの第1の制御用端子に接続された容量素子と、前記第1の端子と前記容量素子との電気的な接続を制御する、第3の端子と第4の端子を備えた第2のトランジスタと、第5の端子と第6の端子を備えた第3のトランジスタと、前記第1のトランジスタに接続された電気光学素子と、を備え、前記第2のトランジスタの第2の制御用端子は前記n行の走査線の一つの前記第2の副走査線に接続され、前記第3のトランジスタの第3の制御用端子は前記n行の走査線の一つの前記第1の副走査線に接続され、そして前記第6の端子は前記m列のデータ線の一つに接続されており、前記第2のトランジスタ及び前記第3のトランジスタが共にオン状態となっている間に前記m列のデータ線の一つを介して供給されるデータ信号を前記

容量素子に電荷として蓄積し、前記第1のトランジスタの導通状態を前記データ信号に応じて設定する第1のステップと、前記第3のトランジスタ及び第2のトランジスタをそれぞれオフ状態及びオン状態として、前記第1のステップで設定された前記第1のトランジスタの導通状態を減ずるような電荷量を前記容量素子に供給する第2のステップと、を備える。

#### 【0028】

これによれば、第2のステップにおいて、第1のステップでデータ信号に応じて設定された第1のトランジスタの導通状態を減ずるよう変化させた状態で、次の第1のステップにおいて、容量素子にデータ信号、例えばデータ電流に応じた電荷を書き込むことができる。このため、データ電流が小さい場合でも、データ電流を書き込むのに要する時間を短くすることができる。その結果、データ線の配線容量等による影響を抑制することができ、動画表示を行う場合に疑似輪郭、像のずれなどの発生が抑制され、動画特性を向上することができる。また、第1のトランジスタの導通状態を減ずるよう変化させるために、トランジスタや回路を特別に設ける必要がなく、第3のトランジスタ及び第2のトランジスタのオン、オフを制御するだけでよい。

#### 【0029】

この電気光学装置の駆動方法において、前記第2のステップでは、前記第1のトランジスタをオフ状態とする。

これによれば、第1のステップで信号に応じて導通状態が設定された第1のトランジスタを、第2のステップで、次の第1のステップ実行前にオフ状態にすることができる。これにより、第1のトランジスタを次の第1のステップ実行前にオフ状態にして、次の第1のステップで、容量素子に信号、例えばデータ電流に応じた電荷を書き込むことになる。このため、データ電流が小さい場合でも、データ書き込み時間をより短縮して動作の遅延をより低減することができ、動画特性をさらに向上することができる。

#### 【0030】

この電気光学装置の駆動方法において、前記第1のトランジスタの前記第2の端子は電気的に所定の電位に接続されており、前記第2のステップにおいて、前

記第1の制御用端子に印加される電位は前記所定の電位とは異なっている。

#### 【0031】

これによれば、第2のステップにおいて、所定の電位とは異なる電位を第1の制御用端子に印加して、第1のトランジスタの導通状態を減ずるように変化させあるいは第1のトランジスタをオフさせることができる。

#### 【0032】

この電気光学装置の駆動方法において、前記第2のステップにおいて、前記第1の制御用端子に印加される電位を、前記所定の電位から前記第1のトランジスタの閾値電圧を差し引いた電位、あるいは前記所定の電位と前記第1のトランジスタの閾値電圧とを足し合わせた電位とする。

#### 【0033】

これによれば、第2のステップにおいて、所定の電位から第1のトランジスタの閾値電圧を差し引いた電位あるいは所定の電位と第1のトランジスタの閾値電圧とを足し合わせた電位を第1の制御用端子に印加する。これにより、第1のトランジスタの導通状態を減ずるように変化させあるいは第1のトランジスタをオフさせることができる。

#### 【0034】

この電気光学装置の駆動方法において、前記第2のステップにおいて、前記第1の制御用端子に印加される電位で前記第1のトランジスタをオフ状態にして前記電気光学素子への電流の供給を停止させる。

#### 【0035】

これによれば、第2のステップにおいて、第1の制御用端子に印加される電位で第1のトランジスタをオフ状態にして電気光学素子の動作を停止させる（リセットする）ことができる。

#### 【0036】

この電気光学装置の駆動方法において、1フレーム期間に前記n行の走査線を順に一つずつ選択する垂直走査を少なくとも2回行い、1回目の垂直走査では、前記n行の走査線のうち奇数行あるいは偶数行のいずれか一方の走査線の選択時に、前記複数の単位回路のうち選択された一つの走査線に接続された一行分の単位

回路の前記第1のトランジスタの導通状態を前記データ信号に応じて設定とともに、前記奇数行或いは偶数行のいずれか他方の走査線の選択時に、選択された一つの走査線に接続された一行分の単位回路の前記第2のトランジスタをオン状態にすることで前記第1のトランジスタをオフ状態とし、2回目の垂直走査では、前記n行の走査線のうち奇数行或いは偶数行のいずれか他方の走査線の選択時に、選択された一つの走査線に接続された一行分の単位回路の前記第1のトランジスタの導通状態を前記データ信号に応じて設定し、前記奇数行或いは偶数行のいずれか一方の走査線の選択時に、選択された一つの走査線に接続された一行分の単位回路の前記第2のトランジスタをオン状態にすることで前記第1のトランジスタをオフ状態とする。

### 【0037】

これによれば、インタレース型の垂直走査を行って1フレームの画像を構成することにより、各走査線を選択して第1のトランジスタをオン状態とし、電気光学素子を動作状態にするセット期間が集中することなく分散されるため、回路の負荷が軽減される。また、各走査線を選択して第1のトランジスタをオフ状態とし、電気光学素子の動作を停止させるリセット期間も集中することなく分散されるため、回路の負荷が軽減される。こうして回路の負荷を軽減できるので、その負荷が軽減された分、大きめの電流値のデータ信号を供給できるようになる。このため、データ線の配線容量等による動作の遅延をより一層低減することができ、セット期間をより短くすることができる。したがって、高速でのデータ書き込みが可能になるとともに、データ電流が小さい場合でも、データ書き込み時間をより短縮して動作の遅延をより低減することができ、動画特性をさらに向上することができる。

### 【0038】

この電気光学装置の駆動方法において、1フレーム期間に、前記複数の単位回路のうち選択された一つの走査線に接続された一行分の単位回路の前記第1のトランジスタの導通状態を前記データ信号に応じて設定するセット動作と、前記一行分の単位回路の前記第2のトランジスタをオン状態にすることで前記第1のトランジスタをオフ状態とするリセット動作とを、前記走査線を選択する毎に交互

に行なう。

#### 【0039】

これによれば、上述したような飛び越し走査型の垂直走査を行って1フレームの画像を構成することにより、各走査線を選択して第1のトランジスタの導通状態を設定し、電気光学素子を動作状態にするセット期間が集中することなく分散されるため、回路の負荷が軽減される。また、各走査線を選択して第1のトランジスタをオフ状態とし、電気光学素子の動作を停止させるリセット期間も集中することなく分散されるため、回路の負荷が軽減される。こうして回路の負荷を軽減できるので、その負荷が軽減された分、大きめの電流値のデータ信号を供給できるようになる。このため、データ線の配線容量による動作の遅延をより一層低減することができ、セット期間をより短くすることができる。したがって、高速でのデータ書き込みが可能になり、データ電流が小さい場合でも、データ書き込み時間をより短縮して動作の遅延をより低減することができ、動画特性をさらに向上することができる。

#### 【0040】

この電気光学装置の駆動方法において、前記セット動作がなされる走査線と前記リセット動作がなされる走査線とをそれぞれ、前記複数の走査線から順に選択する。

#### 【0041】

これによれば、最初にリセット動作がなされる走査線を適宜選択することにより、電気光学素子の動作期間を変更することができる。これにより、最適な動画特性が得られる電気光学素子の動作期間を容易に設定することができる。

#### 【0042】

この電気光学装置の駆動方法において、前記電気光学素子は赤色、緑色及び青色でそれぞれ発光する3種類の発光素子であり、前記n行の走査線の各々に接続された単位回路は、前記3種類の発光素子のうち、同色で発光する1種類の発光素子を含む。

#### 【0043】

これによれば、各走査線には、赤色、緑色及び青色でそれぞれ発光する3種類

の発光素子のうち、同色で発光する発光素子が接続されているので、各走査線毎に発光素子の発光を停止させるタイミングを変えることにより、発光素子の発光期間を色毎に適宜変更することができる。これにより、経年変化などによる色バランスの変化を容易に調整することができる。

#### 【0044】

本発明における電子回路の駆動方法は、第1の端子と第2の端子を備えた第1のトランジスタと、第3の端子及び第4の端子を備えた第2のトランジスタと、前記第1のトランジスタの第1の制御用端子及び前記第2のトランジスタの第2の制御用端子に共通に接続された容量素子と、前記第2のトランジスタの前記第3の端子と前記第2の制御用端子との電気的な接続を制御する、第5の端子と第6の端子を備えた第3のトランジスタと、第7の端子と第8の端子を備えた第4のトランジスタと、を備えた電子回路の駆動方法であって、前記第3のトランジスタ及び第4のトランジスタをオン状態とし、前記第8の端子及び前記第7の端子を介して信号を供給し、前記容量素子に前記信号に応じた電荷を蓄積し、前記第2のトランジスタ及び前記第1のトランジスタの導通状態を前記信号に応じて設定する第1のステップと、前記第4のトランジスタ及び前記第3のトランジスタをそれぞれオフ状態及びオン状態とすることにより前記第1のステップで設定された前記第2のトランジスタ及び前記第1のトランジスタの導通状態を変化させる第2のステップと、を含む。

#### 【0045】

これによれば、第1のステップにおいて、第2及び第3のトランジスタをオン状態として容量素子に信号に応じた電荷を蓄積し、第1のトランジスタの導通状態を信号に応じて設定する。その後、第2のステップにおいて、第3及び第2のトランジスタをそれぞれオフ状態及びオン状態とすることにより第1のステップで設定された第1のトランジスタの導通状態を変化させることができる。これにより、第1のステップで信号に応じて設定された第1のトランジスタの導通状態を第2のステップで変化させた状態で、次の第1のステップにおいて、容量素子に信号、例えばデータ電流に応じた電荷を書き込むことができる。このため、データ電流が小さい場合でも、データ電流を書き込むのに要する時間を短くするこ

とができる。その結果、データ線の配線容量等による影響を抑制することができ、動画表示を行う場合に疑似輪郭、像のずれなどの発生が抑制され、動画特性を向上することができる。

#### 【0046】

また、第1のトランジスタの導通状態を変化させるために、トランジスタや回路を特別に設ける必要がなく、第3のトランジスタ及び第2のトランジスタのオン、オフを制御するだけでよい。したがって、トランジスタや回路を特別に設けることなく、低輝度の階調に対応するデータを書き込む場合でもデータ書き込み時間を短縮して動作の遅延を低減することができる。

#### 【0047】

この電子回路の駆動方法において、前記第2のステップでは、前記第1のトランジスタをオフ状態とする。

これによれば、第1のステップで信号に応じて導通状態が設定された第1のトランジスタを、第2のステップで、次の第1のステップ実行前にオフ状態にすることができる。これにより、第1のトランジスタを次の第1のステップ実行前にオフ状態にして、次の第1のステップで、容量素子に信号、例えばデータ電流に応じた電荷を書き込むことになる。このため、データ電流が小さい場合でも、データ書き込み時間をより短縮して動作の遅延をより低減することができ、動画特性をさらに向上することができる。

#### 【0048】

この電子回路の駆動方法において、前記第1のトランジスタの前記第2の端子は電気的に所定の電位に接続されており、前記第2のステップにおいて、前記第1の制御用端子に印加される電位は前記所定の電位とは異なっている。

#### 【0049】

これによれば、第2のステップにおいて、所定の電位とは異なる電位を第1の制御用端子に印加して、第1のトランジスタの導通状態を変化させあるいは第1のトランジスタをオフさせることができる。

#### 【0050】

この電子回路の駆動方法において、前記第1のトランジスタに電子素子が接続

されている。

これによれば、第2のステップにおいて、第1のトランジスタの導通状態を変化させあるいは第1のトランジスタをオフさせることにより、電子素子の動作状態を変化させあるいはその動作をリセット（終了）させることができる。

#### 【0051】

この電子回路の駆動方法において、前記第2のステップにおいて、前記第1の制御用端子に印加される電位で前記第1のトランジスタをオフ状態にして前記電子素子の動作をリセットする。

#### 【0052】

これによれば、第2のステップにおいて、第1の制御用端子に印加される電位で第1のトランジスタをオフ状態にして電子素子の動作をリセットすることができる。

#### 【0053】

本発明における電子装置の駆動方法は、複数の第1の信号線と、複数の第2の信号線と、複数の第3の信号線と、電源線と、複数の単位回路とを備えた電子装置の駆動方法であって、前記複数の単位回路の各々は、第1の端子と第2の端子を備えた第1のトランジスタと、第3の端子及び第4の端子を備えた第2のトランジスタと、前記第1のトランジスタの第1の制御用端子及び前記第2のトランジスタの第2の制御用端子に共通に接続された容量素子と、前記第2のトランジスタの前記第3の端子と前記第2の制御用端子との電気的な接続を制御する、第5の端子と第6の端子を備えた第3のトランジスタと、第7の端子と第8の端子を備えた第4のトランジスタと、を備え、前記第3のトランジスタの第3の制御用端子は前記複数の第2の信号線の一つに接続され、前記第4のトランジスタの第4の制御用端子及び前記第8の端子はそれぞれ前記複数の第1の信号線の一つ及び前記複数の第2の信号線の一つに接続されており、前記第3のトランジスタ及び第4のトランジスタが共にオン状態となっている間に前記複数の第3の信号線の一つを介して供給される信号を前記容量素子に電荷として蓄積し、前記第1のトランジスタの導通状態を前記信号に応じて設定する第1のステップと、前記第4のトランジスタ及び第3のトランジスタをそれぞれオフ状態及びオン状態と

して、前記第1のステップで設定された前記第1のトランジスタの導通状態を減ずるような電荷量を前記容量素子に供給する第2のステップと、を備える。

#### 【0054】

これによれば、第2のステップにおいて、第1のステップで信号に応じて設定された第1のトランジスタの導通状態を減ずるよう変化させた状態で、次の第1のステップにおいて、容量素子に信号、例えばデータ電流に応じた電荷を書き込むことができる。このため、データ電流が小さい場合でも、データ電流を書き込むのに要する時間を短くすることができる。その結果、データ線の配線容量等による影響を抑制することができ、動画表示を行う場合に疑似輪郭、像のずれなどの発生が抑制され、動画特性を向上することができる。また、第1のトランジスタの導通状態を減ずるよう変化させるために、トランジスタや回路を特別に設ける必要がなく、第3のトランジスタ及び第2のトランジスタのオン、オフを制御するだけでよい。

#### 【0055】

本発明における電気光学装置の駆動方法は、第1の副走査線と第2の副走査線をそれぞれ有するn行の走査線と、m列のデータ線と、電源線と、前記走査線と前記データ線の交差部に対応してn行m列に配置された複数の単位回路と、を備えた電気光学装置の駆動方法であって、前記複数の単位回路の各々は、第1の端子と第2の端子を備えた第1のトランジスタと、第3の端子と第4の端子を備えた第2のトランジスタと、前記第1のトランジスタの第1の制御用端子及び前記第2のトランジスタの第2の制御用端子に共通に接続された容量素子と、前記第2のトランジスタの前記第3の端子と前記第2の制御用端子との電気的な接続を制御する、第5の端子と第6の端子を備えた第3のトランジスタと、第7の端子と第8の端子を備えた第4のトランジスタと、前記第1のトランジスタに接続された電気光学素子と、を備え、前記第3のトランジスタの第3の制御用端子は前記n行の走査線の一つの前記第2の副走査線に接続され、前記第4のトランジスタの第4の制御用端子及び前記第8の端子はそれぞれ前記n行の走査線の一つの前記第1の副走査線及び前記m列のデータ線の一つに接続されており、前記第3のトランジスタ及び第4のトランジスタが共にオン状態となっている間に前記

m列のデータ線の一つを介して供給されるデータ信号を前記容量素子に電荷として蓄積し、前記第2のトランジスタ及び前記第1のトランジスタの導通状態を前記データ信号に応じて設定する第1のステップと、前記第4のトランジスタ及び第3のトランジスタをそれぞれオフ状態及びオン状態として、前記第1のステップで設定された前記第2のトランジスタ及び前記第1のトランジスタの導通状態を減ずるような電荷量を前記容量素子に供給する第2のステップと、備える。

#### 【0056】

これによれば、第2のステップにおいて、第1のステップでデータ信号に応じて設定された第1のトランジスタの導通状態を減ずるよう変化させた状態で、次の第1のステップにおいて、容量素子にデータ信号、例えばデータ電流に応じた電荷を書き込むことができる。このため、データ電流が小さい場合でも、データ電流を書き込むのに要する時間を短くすることができる。その結果、データ線の配線容量等による影響を抑制することができ、動画表示を行う場合に疑似輪郭、像のずれなどの発生が抑制され、動画特性を向上することができる。また、第1のトランジスタの導通状態を減ずるよう変化させるために、トランジスタや回路を特別に設ける必要がなく、第3のトランジスタ及び第2のトランジスタのオン、オフを制御するだけでよい。

#### 【0057】

本発明における電気光学装置の駆動方法は、前記電気光学素子は赤色、緑色及び青色でそれぞれ発光する3種類の発光素子であり、前記n行の走査線の各々に接続された単位回路は、前記3種類の発光素子のうち、同色で発光する1種類の発光素子を含む。

#### 【0058】

これによれば、各走査線には、赤色、緑色及び青色でそれぞれ発光する3種類の発光素子のうち、同色で発光する発光素子が接続されているので、各走査線毎に発光素子の発光を停止させることにより、発光素子の発光期間を色毎に適宜変更することができる。これにより、経年変化などによる色バランスの変化を容易に調整することができる。

#### 【0059】

この電気光学装置の駆動方法において、1フレーム期間に前記n行の走査線を順に一つずつ選択する垂直走査を少なくとも2回行い、1回目の垂直走査では、前記n行の走査線のうち奇数行或いは偶数行のいずれか一方の走査線の選択時、前記複数の単位回路のうち選択された一つの走査線に接続された一行分の単位回路の前記第1のトランジスタの導通状態を前記データ信号に応じて設定するとともに、前記奇数行或いは偶数行のいずれか他方の走査線の選択時に、選択された一つの走査線に接続された一行分の単位回路の前記第2のトランジスタをオン状態にすることで前記第1のトランジスタをオフ状態とし、2回目の垂直走査では、前記n行の走査線のうち奇数行或いは偶数行のいずれか他方の走査線の選択時に、選択された一つの走査線に接続された一行分の単位回路の前記第1のトランジスタの導通状態を前記データ信号に応じて設定し、前記奇数行或いは偶数行のいずれか一方の走査線の選択時に、選択された一つの走査線に接続された一行分の単位回路の前記第2のトランジスタをオン状態にすることで前記第1のトランジスタをオフ状態とする。

#### 【0060】

これによれば、インターレース型の垂直走査を行って1フレームの画像を構成することにより、各走査線を選択して第1のトランジスタをオン状態とし、電気光学素子を動作状態にするセット期間が集中することなく分散されるため、回路の負荷が軽減される。また、各走査線を選択して第1のトランジスタをオフ状態とし、電気光学素子の動作を停止させるリセット期間も集中することなく分散されるため、回路の負荷が軽減される。こうして回路の負荷を軽減できるので、その負荷が軽減された分、大きめの電流値のデータ信号を供給できるようになる。このため、データ線の配線容量等による動作の遅延をより一層低減することができ、セット期間をより短くすることができる。したがって、高速でのデータ書き込みが可能になるとともに、データ電流が小さい場合でも、データ書き込み時間をより短縮して動作の遅延をより低減することができ、動画特性をさらに向上することができる。

#### 【0061】

この電気光学装置の駆動方法において、1フレーム期間に、前記複数の単位回

路のうち選択された一つの走査線に接続された一行分の単位回路の前記第1のトランジスタの導通状態を前記データ信号に応じて設定するセット動作と、前記一行分の単位回路の前記第2のトランジスタをオン状態にすることで前記第1のトランジスタをオフ状態にして前記発光素子の発光を停止させるリセット動作とを、前記走査線を選択する毎に交互に行なう。

#### 【0062】

これによれば、上述したような飛び越し走査型の垂直走査を行って1フレームの画像を構成することにより、各走査線を選択して第1のトランジスタの導通状態を設定し、電気光学素子を動作させるセット期間が集中することなく分散されるため、回路の負荷が軽減される。また、各走査線を選択して第1のトランジスタをオフ状態とし、電気光学素子の動作を停止させるリセット期間も集中することなく分散されるため、回路の負荷が軽減される。こうして回路の負荷を軽減できるので、その負荷が軽減された分、大きめの電流値のデータ信号を供給できるようになる。このため、データ線の配線容量による動作の遅延をより一層低減することができ、セット期間をより短くすることができる。したがって、高速でのデータ書き込みが可能になり、データ電流が小さい場合でも、データ書き込み時間をより短縮して動作の遅延をより低減することができ、動画特性をさらに向上することができる。

#### 【0063】

この電気光学装置の駆動方法において、前記セット動作がなされる走査線と前記リセット動作がなされる走査線とをそれぞれ、前記複数の走査線から順に選択する。

#### 【0064】

これによれば、最初にリセット動作がなされる走査線を適宜選択することにより、電気光学素子の動作期間を変更することができる。これにより、最適な動画特性が得られる電気光学素子の動作期間を容易に設定することができる。

#### 【0065】

本発明における電子回路の駆動方法は、第1の端子と第2の端子を備えた第1のトランジスタと、前記1のトランジスタの第1の制御用端子に接続された容量

素子と、前記第1の端子と前記容量素子との電気的な接続を制御する、第3の端子と第4の端子を備えた第2のトランジスタと、前記第4の端子と前記容量素子を介して電気的に接続されかつ前記第1のトランジスタの第2の端子と電気的に接続され、第5の端子と第6の端子を備えた第3のトランジスタと、前記第2の端子に接続された第7の端子と第8の端子を備えた第4のトランジスタと、を備えた電子回路の駆動方法であって、前記第2のトランジスタ及び前記第3のトランジスタをオン状態とし、前記第6の端子及び前記第5の端子を介して信号を供給し、前記容量素子に前記信号に応じた電荷を蓄積し、前記第1のトランジスタの導通状態を前記信号に応じて設定する第1のステップと、前記第4のトランジスタをオフ状態とすることにより前記第1のステップで設定された前記第1のトランジスタの導通状態を変化させる第2のステップと、を含む。

#### 【0066】

これによれば、第1のステップにおいて、第2及び第3のトランジスタをオン状態として容量素子に信号に応じた電荷を蓄積し、第1のトランジスタの導通状態を信号に応じて設定する。その後、第2のステップにおいて、前記第4のトランジスタをオフ状態とすることにより第1のステップで設定された第1のトランジスタの導通状態を変化させることができる。これにより、第1のステップで信号に応じて設定された第1のトランジスタの導通状態を第2のステップで変化させた状態で、次の第1のステップにおいて、容量素子に信号、例えばデータ電流に応じた電荷を書き込むことができる。このため、データ電流が小さい場合でも、データ電流を書き込むのに要する時間を短くすることができる。その結果、データ線の配線容量等による影響を抑制することができ、動画表示を行う場合に疑似輪郭、像のずれなどの発生が抑制され、動画特性を向上することができる。また、第1のトランジスタの導通状態を変化させるために、トランジスタや回路を特別に設ける必要がなく、第4のトランジスタのオン、オフを制御するだけよい。したがって、トランジスタや回路を特別に設けることなく、低輝度の階調に対応するデータを書き込む場合でもデータ書き込み時間を短縮して動作の遅延を低減することができる。

#### 【0067】

本発明における電子装置の駆動方法は、複数の第1の信号線と、複数の第2の信号線と、複数の第3の信号線と、電源線と、複数の単位回路とを備えた電子装置の駆動方法であって、前記複数の単位回路の各々は、第1の端子と第2の端子を備えた第1のトランジスタと、前記1のトランジスタの第1の制御用端子に接続された容量素子と、前記第1の端子と前記容量素子との電気的な接続を制御する、第3の端子と第4の端子を備えた第2のトランジスタと、前記第4の端子と前記第1のトランジスタの第1の制御用端子に前記容量素子を介して電気的に接続され、第5の端子と第6の端子を備えた第3のトランジスタと、前記第2の端子に接続された第7の端子と第8の端子を備えた第4のトランジスタと、を備え、前記第2のトランジスタの第2の制御用端子は前記複数の第2の信号線の一つに接続され、前記第3のトランジスタの第3の制御用端子及び前記第6の端子はそれぞれ前記複数の第1の信号線の一つ及び前記複数の第3の信号線の一つに接続されており、前記第2のトランジスタ及び第3のトランジスタが共にオン状態となっている間に前記第3の信号線の一つを介して供給される信号を前記容量素子に電荷として蓄積し、前記第1のトランジスタの導通状態を前記信号に応じて設定する第1のステップと、前記第4のトランジスタをオフ状態とする第2のステップと、を備える。

### 【0068】

これによれば、第2のステップにおいて、第1のステップで信号に応じて設定された第1のトランジスタの導通状態を減ずるように変化させた状態で、次の第1のステップにおいて、容量素子に信号、例えばデータ電流に応じた電荷を書き込むことができる。このため、データ電流が小さい場合でも、データ電流を書き込むのに要する時間を短くすることができる。その結果、データ線の配線容量等による影響を抑制することができ、動画表示を行う場合に疑似輪郭、像のずれなどの発生が抑制され、動画特性を向上することができる。また、第1のトランジスタの導通状態を減ずるように変化させるために、トランジスタや回路を特別に設ける必要がなく、第4のトランジスタのオン、オフを制御するだけでよい。

### 【0069】

本発明における電気光学装置の駆動方法は、第1の副走査線と第2の副走査線

をそれぞれ有する  $n$  行の走査線と、  $m$  列のデータ線と、 電源線と、 前記走査線と前記データ線の交差部に対応して  $n$  行  $m$  列に配置された複数の単位回路と、 を備えた電気光学装置の駆動方法であって、 前記複数の単位回路の各々は、 第1の端子と第2の端子を備えた第1のトランジスタと、 前記1のトランジスタの第1の制御用端子に接続された容量素子と、 前記第1の端子と前記容量素子との電気的な接続を制御する、 第3の端子と第4の端子を備えた第2のトランジスタと、 前記第4の端子と前記第1のトランジスタの第1の制御用端子に前記容量素子を介して電気的に接続され、 第5の端子と第6の端子を備えた第3のトランジスタと、 前記第2の端子に接続された第7の端子と第8の端子を備えた第4のトランジスタと、 前記第1のトランジスタに接続された電気光学素子と、 を備え、 前記第2のトランジスタの第2の制御用端子は前記  $n$  行の走査線の一つの前記第2の副走査線に、 前記第3のトランジスタの第3の制御用端子は前記  $n$  行の走査線の一つの前記第1の副走査線に接続され、 そして前記第6の端子は前記  $m$  列のデータ線の一つに接続され、 前記第2のトランジスタ及び第3のトランジスタが共にオン状態となっている間に前記複数のデータ線の一つを介して供給されるデータ信号を前記容量素子に電荷として蓄積し、 前記第1のトランジスタの導通状態を前記データ信号に応じて設定する第1のステップと、 前記第4のトランジスタをオフ状態とする第2のステップと、 を備える。

### 【0070】

これによれば、 第2のステップにおいて、 第1のステップでデータ信号に応じて設定された第1のトランジスタの導通状態を減ずるように変化させた状態で、 次の第1のステップにおいて、 容量素子にデータ信号、 例えばデータ電流に応じた電荷を書き込むことができる。 このため、 データ電流が小さい場合でも、 データ電流を書き込むのに要する時間を短くすることができる。 その結果、 データ線の配線容量等による影響を抑制することができ、 動画表示を行う場合に疑似輪郭、 像のズレなどの発生が抑制され、 動画特性を向上することができる。 また、 第1のトランジスタの導通状態を減ずるように変化させるために、 トランジスタや回路を特別に設ける必要がなく、 第4のトランジスタのオン、 オフを制御するだけでよい。

### 【0071】

本発明における電子機器は、請求項1乃至35のいずれか一つに記載の駆動方法を用いた。

これによれば、データ線の配線容量等による影響を抑制することができ、動画表示を行う場合に疑似輪郭、像のずれなどの発生が抑制され、動画特性を向上することができる。また、電力負荷を低減でき安定し高速動作が可能となる。

### 【0072】

#### 【発明の実施の形態】

以下、本発明を具体化した各実施形態を図面に基づいて説明する。

##### (第1実施形態)

本発明に係る電子装置または電気光学装置の駆動方法を有機ELディスプレイに適用した第1実施形態について図1～図4に基づいて説明する。

### 【0073】

図1は、電子装置または電気光学装置としての有機ELディスプレイ10の回路構成を示すブロック回路図を示す。図2は、表示パネル部とデータ線駆動回路の内部回路構成を示すブロック回路図を示す。図3は、画素回路の内部回路構成を示す回路図を示す。

### 【0074】

図1において、有機ELディスプレイ10は、表示パネル部11、データ線駆動回路12、走査線駆動回路13、メモリ回路14、発振回路15、電源回路16及び制御回路17を備えている。

### 【0075】

有機ELディスプレイ10の各要素11～17は、それぞれが独立した電子部品によって構成されていてもよい。例えば、各要素12～17が1チップの半導体集積回路装置によって構成されていてもよい。また、各要素11～17の全部若しくは一部が一体となった電子部品として構成されていてもよい。例えば、表示パネル部11に、データ線駆動回路12と走査線駆動回路13とが一体的に形成されていてもよい。各構成要素11～16の全部若しくは一部がプログラマブルなICチップで構成され、その機能がICチップに書き込まれたプログラムに

よりソフトウェア的に実現されてもよい。

#### 【0076】

表示パネル部11は、図2に示すように、列方向に沿ってのびるm列のデータ線X1～Xm（mは整数）と、行方向に沿ってのびるn行の走査線Y1～Yn（nは整数）との交差部に対応する位置にn行m列に配列された複数の（n×m個の）画素回路20を有している。各画素回路20が単位回路または電子回路に相当する。なお、図2では、データ線X1～Xmのうちデータ線X1～X9のみを示しているとともに、走査線Y1～Ynのうち走査線Y1～Y9のみを示している。各画素回路20は、電子素子、電気光学素子または発光素子としての有機EL素子21を有している。有機EL素子21は、駆動電流が供給されることによって発光する発光素子である。

#### 【0077】

画素回路20には、赤、緑及び青用画素回路20R, 20G, 20Bの3種類の画素回路がある。赤用画素回路20R、緑用画素回路20G及び青用画素回路20Bは、有機材料で構成された発光層から赤色、緑色及び青色の光をそれぞれ放射する有機EL素子21を有している。赤、緑及び青用画素回路20R, 20G, 20Bを一つの組としてその1組が1画素を構成している。

#### 【0078】

また、図2に示すように、各走査線Y1～Ynには、同色の画素回路20が接続されている。例えば、本実施形態では、走査線Y1, Y4, Y7, Y10…にはm個の赤用画素回路20Rが、走査線Y2, Y5, Y8, Y11…にはm個の緑用画素回路20Gが、走査線Y3, Y6, Y9, Y12…にはm個の青用画素回路20Bがそれぞれ接続されている。

#### 【0079】

走査線Y1, Y4, Y7, Y10…のいずれか一つが選択されると、選択された走査線には多値のデータとしての赤用データ信号IDRがデータ線X1～Xmを介して供給される。走査線Y2, Y5, Y8, Y11…のいずれか一つが選択されると、選択された走査線には多値のデータとしての緑用データ信号IDGがデータ線X1～Xmを介して供給される。そして、走査線Y3, Y6, Y9, Y

12…のいずれか一つが選択されると、選択された走査線には、多値のデータとしての青用データ信号IDBがデータ線X1～Xmを介して供給されるようになっている。なお、各画素回路20R, 20G, 20B内に形成される後述する各トランジスタは、通常は薄膜トランジスタ（TFT）で構成される。

### 【0080】

図3に示すように、各画素回路20R, 20G, 20Bは、ドレイン（第1の端子）とソース（第2の端子）を備えた第1のトランジスタとしての駆動用トランジスタQdと、同トランジスタのゲート（第1の制御用端子）に接続された容量素子としての保持キャパシタC1とを備える。また、各画素回路20R, 20G, 20Bは、駆動用トランジスタQdのドレインと保持キャパシタC1の電気的な接続を制御する、ソース（第3の端子）とドレイン（第4の端子）を備えた第2のトランジスタとしての第2スイッチングトランジスタQsw2を備える。さらに、各画素回路20R, 20G, 20Bは、ドレイン（第5の端子）とソース（第6の端子）を備えた第3のトランジスタとしての第1スイッチングトランジスタQsw1と、開始トランジスタQstと、有機EL素子21とを備えている。

### 【0081】

駆動用トランジスタQdはPチャンネル型FETより構成されている。第1及び第2スイッチングトランジスタQsw1, Qsw2及び開始トランジスタQstは、それぞれNチャンネル型FETより構成されている。

### 【0082】

駆動用トランジスタQdは、そのドレインが開始トランジスタQstを介して有機EL素子21の陽極に接続され、そのソースが電源線L1に接続されている。つまり、駆動用トランジスタQdのソース（第2の端子）は、電気的に所定の電位としての電源電圧Vddに接続されている。有機EL素子21の陰極は接地されている。電源線L1には、有機EL素子21を駆動させるための電源電圧Vddが供給されている。駆動用トランジスタQdのゲートと電源線L1との間に、容量素子としての保持キャパシタC1が接続されている。

### 【0083】

また、駆動用トランジスタQ<sub>d</sub>のゲートは、第2スイッチングトランジスタQ<sub>s w 2</sub>のドレインに接続されている。第2スイッチングトランジスタQ<sub>s w 2</sub>のソースは、第1スイッチングトランジスタQ<sub>s w 1</sub>のドレインに接続されている。また、第1スイッチングトランジスタQ<sub>s w 1</sub>のドレインは駆動用トランジスタQ<sub>d</sub>のドレインに接続されている。さらに、第1スイッチングトランジスタQ<sub>s w 1</sub>のソースは、データ線X<sub>m</sub>に接続されている。

#### 【0084】

また、走査線Y<sub>1</sub>～Y<sub>n</sub>は、それぞれ第1の副走査線Y<sub>1 1</sub>～Y<sub>n 1</sub>と、第2の副走査線Y<sub>1 2</sub>～Y<sub>n 2</sub>と、第3の副走査線Y<sub>1 3</sub>～Y<sub>n 3</sub>とを有している。図3では、走査線Y<sub>n</sub>と、同走査線を構成する3つの副走査線Y<sub>n 1</sub>、Y<sub>n 2</sub>及びY<sub>n 3</sub>のみを示してある。第1スイッチングトランジスタQ<sub>s w 1</sub>のゲート（第3の制御用端子）には、走査線Y<sub>1</sub>～Y<sub>n</sub>のうち対応する走査線の第1の副走査線Y<sub>1 1</sub>～Y<sub>n 1</sub>の一つが接続されている。また、第2スイッチングトランジスタQ<sub>s w 2</sub>のゲート（第2の制御用端子）には、走査線Y<sub>1</sub>～Y<sub>n</sub>のうち対応する走査線の第2の副走査線Y<sub>1 2</sub>～Y<sub>n 2</sub>の一つが接続されている。図3では、第1スイッチングトランジスタQ<sub>s w 1</sub>のゲートには走査線Y<sub>n</sub>の第1の副走査線Y<sub>n 1</sub>が、第2スイッチングトランジスタQ<sub>s w 2</sub>のゲートには走査線Y<sub>n</sub>の第2の副走査線Y<sub>n 2</sub>がそれぞれ接続されている。

#### 【0085】

そして、走査線Y<sub>1</sub>～Y<sub>n</sub>のうち一つ、例えば走査線Y<sub>n</sub>が選択されると、第1の副走査線Y<sub>n 1</sub>、Y<sub>n 2</sub>をそれぞれ介して供給されるHレベル（ハイレベル）の第1走査信号S<sub>C n 1</sub>、Hレベルの第2走査信号S<sub>C n 2</sub>によって第1、第2スイッチングトランジスタQ<sub>s w 1</sub>、Q<sub>s w 2</sub>がオンするようになっている。さらに、開始トランジスタQ<sub>s t</sub>のゲートには、走査線Y<sub>1</sub>～Y<sub>n</sub>のうち対応する走査線（図3では走査線Y<sub>n</sub>）の第3の副走査線Y<sub>1 3</sub>～Y<sub>n 3</sub>のいずれか一つ（図3では副走査線Y<sub>n 3</sub>）が接続されている。そして、第3の副走査線Y<sub>n 3</sub>から出力されるHレベルの第3走査信号S<sub>C n 3</sub>によって開始トランジスタQ<sub>s t</sub>はオンされるようになっている。

#### 【0086】

ここで、上記のように構成された各画素回路 20 (20R, 20G, 20B) の動作を簡単に説明する。各画素回路 20R, 20G, 20B は同じ動作をするので、ここでは走査線 Y1 ~ Yn のいずれか一つが選択されるときの各画素回路 20 の動作に代えて、走査線 Y1 が選択されるときの各赤用画素回路 20R の動作を図 3 及び図 4 に基づいて説明する。

#### 【0087】

走査線 Y1 が選択されると、図 4 のセット期間 Ts に、各赤用画素回路 20R の両トランジスタ Qsw1, Qsw2 の各ゲートに H レベルの第 1 走査信号 SC11, H レベルの第 2 走査信号 SC12 が第 1 の副走査線 Y11, 第 2 の副走査線 Y12 をそれぞれ介して入力される。これにより、両トランジスタ Qsw1, Qsw2 がそれぞれオン状態となる。このとき、データ線 Xm から赤用データ信号 IDR が各赤用画素回路 20R に供給され、赤用データ信号 IDR に応じた電荷量が保持キャパシタ C1 に保持される。その結果、駆動用トランジスタ Qd のゲートに印加される電圧は、赤用データ信号 IDR の電流値で設定される輝度階調に応じた電圧となる。

#### 【0088】

この後、第 1 走査信号 SC11, 第 2 走査信号 SC12 がそれぞれ H レベルから L レベル (ローレベル) になるとともに、第 3 走査信号 SC13 が L レベルから H レベルになる。これにより、両トランジスタ Qsw1, Qsw2 及び開始トランジスタ Qst がオン状態となり、駆動用トランジスタ Qd は保持キャパシタ C1 に保持された電荷量により設定されるゲート電圧に対応した導通状態となる。このとき、その導通状態に応じた駆動電流、つまり赤用データ信号 IDR の電流値に応じた駆動電流が有機 EL 素子 21 に流れ、有機 EL 素子 21 がその駆動電流に応じた輝度階調で発光し始め、この後も発光し続ける。

#### 【0089】

こうして、走査線 Y1 が選択されることで、走査線 Y1 に接続された各赤用画素回路 20R では、図 4 で示すセット期間 Ts に、駆動用トランジスタ Qd をオン状態に設定して、赤用データ信号 IDR の電流値で設定される輝度階調で有機 EL 素子 21 を発光させる。なお、以下の説明で、各画素回路 20 の駆動用トランジ

ンジスタQdをオン状態に設定して、有機EL素子21の発光を開始させる動作を「セット動作」という。

### 【0090】

この後、図4のリセット期間Trに、走査線Y1に接続された各赤用画素回路20Rの第1スイッチングトランジスタQsw1をオフさせたままの状態で、第2スイッチングトランジスタQsw2をオン状態とする。つまり、前記セット期間Ts後に第1走査信号SC11、第2走査信号SC12をそれぞれLレベルに維持した状態で、リセット期間Trに、第2走査信号SC12のみをLレベルからHレベルにする。これにより、所定の電位である電源電圧Vddと保持キャパシタC1が駆動用トランジスタQd及び第2スイッチングトランジスタQsw2を介して電気的に接続される。その結果、上記電荷量を保持していた各赤用画素回路20Rの保持キャパシタC1はVdd-Vth（Vthは駆動用トランジスタQdの閾値電圧）以上のリセット電圧にリセットされる。これにより、駆動用トランジスタQdはオフ状態となり、有機EL素子21への電流の供給が遮断され、有機EL素子21は発光を停止する。なお、以下の説明で、保持キャパシタC1の電荷量を上記リセット電圧にして各画素回路20の有機EL素子21の発光を停止させる動作を「リセット動作」或いは「リセット」という。

### 【0091】

こうしてリセットされた各赤用画素回路20Rの有機EL素子21は、次のフレームのセット期間Tsに上記セット動作がなされるまで、非発光の状態にある。つまり、その赤用画素回路20Rの画素は非発光の状態（ノーマリブラックの場合には暗状態）にあり、各赤用画素回路20Rの保持キャパシタC1は上記リセット電圧の電荷量にリセットされた状態で次のセット期間Tsの開始を待つ。このとき、各赤用画素回路20Rの開始トランジスタQstをオンさせておいてもよいし、十分に有機EL素子21を非発光の状態にするために、オフさせておいてもよい。

### 【0092】

以上説明した走査線Y1が選択されるときの各赤用画素回路20Rの動作は、他の走査線Y1～Ynが選択されるときの各赤用画素回路20R、各緑用画素回

路20G及び各青用画素回路20Bにも同様に当てはまる。

#### 【0093】

このように、本実施形態における各画素回路20の駆動方法は、次の第1のステップと、第2のステップとを備える。

(第1のステップ) 両トランジスタQsw1, Qsw2を共にオン状態とする。この状態で、第3の信号線としてのデータ線X1～Xmの一つを介して供給されるデータ信号IDRを、第1スイッチングトランジスタQsw1のソース及びドレインを介して保持キャパシタC1に供給し、保持キャパシタC1に電荷として蓄積する。これにより、駆動用トランジスタQdの導通状態をデータ信号IDRに応じて設定する。

#### 【0094】

(第2ステップ) 両トランジスタQsw1, Qsw2をそれぞれオフ状態及びオン状態として、前記第1のステップで設定された駆動用トランジスタQdの導通状態を変化させる。ここでは、駆動用トランジスタQdをオフ状態とする。なお、駆動用トランジスタQdをオフ状態とする代わりに、第1のステップで設定された駆動用トランジスタQの導通状態を減ずるような電荷量を保持キャパシタC1に供給するようにしてもよい。ここにいう、「駆動用トランジスタQの導通状態を減ずる」とは、駆動用トランジスタQdのゲートに印加される電圧を前記リセット電圧(Vdd-Vth)に近づく方向に変化させて、その導電率を小さくすることをいう。

#### 【0095】

データ線駆動回路12は、図2に示すように、各データ線X1～Xmに対して单一ライン駆動回路30をそれぞれ備えている。各单一ライン駆動回路30は、各データ線X1～Xmを介して赤、緑及び青用画素回路20R, 20G, 20Bに赤、緑及び青用データ信号IDR, IDG, IDBをそれぞれ供給する。赤、緑及び青用画素回路20R, 20G, 20Bは、各データ信号IDR, IDG, IDBに応じて内部状態(保持キャパシタC1の電荷量)が設定されると、これに応じて有機EL素子21に流れる電流値が制御される。

#### 【0096】

各単一ライン駆動回路30は、データ電流生成回路30aを備えている。このデータ電流生成回路30aは、走査線Y1～Ynのいずれか一つが選択されると、選択された走査線に対応する赤、緑及び青用データ信号IDR, IDG, IDBのいずれか一つをデータ線X1～Xmのいずれか一つを介して供給するようになっている。例えば走査線Y1が選択されると、赤用データ信号IDRをデータ線X1を介して供給するようになっている。なお、各単一ライン駆動回路30のデータ電流生成回路30aが生成する赤、緑及び青用データ信号IDR, IDG, IDBは多値のデータであって、本実施形態では、64通りの電流値のデータ信号である。

### 【0097】

走査線駆動回路13は、1フレーム期間にn行の走査線Y1～Ynを順に一つずつ選択する垂直走査を少なくとも2回行う。

1回目の垂直走査では、n行の走査線Y1～Ynを順に一つずつ選択し図4のセット期間Tsに上記セット動作を行う。つまり、n×m個の画素回路20(20R, 20G, 20B)のうち選択された一つの走査線に接続された各画素回路20(一行分の画素回路)の両トランジスタQsw1, Qswを、上述したようにそれぞれオン状態にして、駆動用トランジスタQdの導通状態をデータ信号に応じて設定する。これにより、n行の走査線Y1～Ynにそれぞれ接続されたn行の画素回路20の各有機EL素子21を行毎に順に発光させるようになっている。なお、ここでは「n行の走査線Y1～Ynを順に一つずつ選択する」とは、第1の副走査線Y11及び第2の副走査線Y12、第1の副走査線Y21及び第2の副走査線Y22、…第1の副走査線Yn1及び第2の副走査線Yn2を順に選択することを意味する。そして、選択する第1及び第2の副走査線、例えば第1の副走査線Y11及び第2の副走査線Y12には、Hレベルの第1走査信号SC11及びHレベルの第2走査信号SC12をそれぞれ供給して、両トランジスタQsw1及び第2スイッチングトランジスタQswをそれぞれオン状態にする。

### 【0098】

2回目の垂直走査では、n行の走査線Y1～Ynを順に一つずつ選択し、(こ

こでは各走査線の第2の副走査線Y<sub>12</sub>～Y<sub>n2</sub>を順に一つずつ選択し、) 図4のリセット期間T<sub>r</sub>に上記リセット動作を行う。つまり、n×m個の画素回路20(20R, 20G, 20B)のうち選択された一つの走査線に接続された各画素回路20(一行分の画素回路)の両トランジスタQ<sub>sw1</sub>, Q<sub>sw</sub>をそれぞれオフ状態、オン状態にして、各駆動用トランジスタQ<sub>d</sub>をオフ状態に設定する。これにより、n行の走査線Y<sub>1</sub>～Y<sub>n</sub>にそれぞれ接続されたn行の画素回路20の各有機EL素子21の発光を行毎に順に停止させるようになっている。なお、ここでは「n行の走査線Y<sub>1</sub>～Y<sub>n</sub>を順に一つずつ選択する」とは、第1の副走査線Y<sub>11</sub>及び第2の副走査線Y<sub>12</sub>、第1の副走査線Y<sub>21</sub>及び第2の副走査線Y<sub>22</sub>、…第1の副走査線Y<sub>n1</sub>及び第2の副走査線Y<sub>n2</sub>を順に選択することを意味する。そして、選択する第1の副走査線、例えば第1の副走査線Y<sub>11</sub>に供給する第1走査信号S<sub>C11</sub>はLレベルのままにする。また、選択する第2の副走査線、例えば第2の副走査線Y<sub>12</sub>にはHレベルの第2走査信号S<sub>C12</sub>を供給する。これにより、両トランジスタQ<sub>sw1</sub>及び第2スイッチングトランジスタQ<sub>sw</sub>をそれぞれオフ状態及びオン状態にする。

#### 【0099】

メモリ回路14は、コンピュータ18から供給される画像データを記憶する。発振回路15は、基準動作信号を有機ELディスプレイ10の他の構成要素に供給する。電源回路16は有機ELディスプレイ10の各構成要素の駆動電源を供給する。

#### 【0100】

制御回路17は、表示パネル部11及び各回路12～16を統括制御する。制御回路17は、表示パネル部11の表示状態を表すメモリ回路14に記憶した画像データを、各有機EL素子21の発光の階調を表すマトリクスデータに変換する。マトリクスデータは、1行分の画素回路を選択するために第1及び第2走査信号S<sub>C11</sub>～S<sub>Cn1</sub>, S<sub>C12</sub>～S<sub>Cn2</sub>を出力する走査線Y<sub>1</sub>～Y<sub>n</sub>を指定するための走査線制御信号CTSを含む。また、マトリクスデータは、行毎に選択される画素回路群の有機EL素子21の輝度を設定するための前記赤、緑及び青用データ信号IDR, IDG, IDBを決定するデータ線制御信号CTDを

含む。そして、走査線制御信号 CTS は走査線駆動回路 13 に供給され、また、データ線制御信号 CTD はデータ線駆動回路 12 に供給される。

#### 【0101】

そして、制御回路 17 は、走査線 Y1 ~ Yn の選択動作を上述したように 2 回行なって 1 フレームの画像が形成されるようにデータ線駆動回路 12 及び走査線駆動回路 13 を制御するようになっている。

#### 【0102】

次に、制御回路 17 による有機 EL ディスプレイ 10 の駆動方法を図 4 に基づいて説明する。図 4 は、走査線 Y1 ~ Yn の第 1 及び第 2 の副走査線 Y11 ~ Yn1, Y12 ~ Yn2 に出力される第 1 及び第 2 走査信号 SC11 ~ SCn1, SC12 ~ SCn2 のタイミングチャートを示す。

#### 【0103】

垂直走査開始信号により 1 フレーム期間が開始されると、1 回目の垂直走査が開始される。この 1 回目の垂直走査では、上述したように、n × m 個の画素回路 20 (20R, 20G, 20B) のうち選択された一つの走査線に接続された一行分の画素回路 20 の各駆動用トランジスタ Qd の導通状態をデータ信号に応じて設定する（上記セット動作を行う）。これにより、n 行の走査線 Y1 ~ Yn にそれぞれ接続された n 行分の画素回路 20 の各有機 EL 素子 21 を行毎に順に発光させる。

#### 【0104】

この後、2 回目の垂直走査を行なう。この 2 回目の垂直走査では、上述したように、n × m 個の画素回路 20 (20R, 20G, 20B) のうち選択された一つの走査線に接続された一行分の画素回路 20 の各駆動用トランジスタ Qd を順にオフ状態に設定する。これにより、n 行の走査線 Y1 ~ Yn にそれぞれ接続された n 行分の画素回路 20 の各有機 EL 素子 21 の発光を行毎に順に停止させる（上記リセット動作を行う）。こうして、1 フレームの画像が形成される。

#### 【0105】

このようにして、1 フレーム期間に順次走査型の垂直走査を 2 回行い、1 回目の垂直走査により n 行の走査線 Y1 ~ Yn にそれぞれ接続された一行分の画素回

路20の各駆動用トランジスタQdの導通状態を順に設定する。これにより、n行の走査線Y1～Ynにそれぞれ接続されたn行分の画素回路20の各有機EL素子21を行毎に順に発光させて1フレームの画像が形成される。

### 【0106】

次に、上記第1実施形態に係る有機ELディスプレイ10の駆動方法の特徴を以下に記載する。

(1) 図4のセット期間Tsに、各画素回路20(20R, 20G, 20B)の駆動用トランジスタQdの導通状態をデータ信号に応じて設定することで、データ信号(IDR, IDG,>IDB)の電流値で設定される輝度階調で各画素回路20の有機EL素子21を発光させることができる。

### 【0107】

また、電気光学装置は、駆動用トランジスタQdのソース・ゲート間を事前に同トランジスタの閾値電圧にした後、発光階調に応じてデータ信号出力回路から供給されるデータ電流に応じた電圧を駆動用トランジスタQdのゲートに印加する方式である。この方式は、駆動用トランジスタQdの閾値電圧等の特性のバラツキを補償して、データ電流の値に対応した値の駆動電流で有機EL素子を駆動できる点で優れている。

### 【0108】

(2) 各画素回路20の有機EL素子21の発光を開始させた後、図4のリセット期間Trに第2スイッチングトランジスタQsw2をオン状態とすることにより、電源電圧Vddと保持キャパシタC1が駆動用トランジスタQd及び第2スイッチングトランジスタQsw2を介して電気的に接続される。これにより、保持キャパシタC1はVdd-Vth以上のリセット電圧にリセットされて、駆動用トランジスタQdはオフ状態となり、有機EL素子21への電流の供給が遮断されるので、有機EL素子21の発光を短い時間で停止させることができる。

### 【0109】

(3) 駆動用トランジスタQdをオフ状態にして有機EL素子21の発光を停止した状態で、次のフレームを構成する際に、保持キャパシタC1にデータ信号、すなわちデータ電流に応じた電荷を書き込むことになる。

### 【0110】

つまり、保持キャパシタC1はVdd-Vth以上のリセット電圧によって事前に充電された状態にあるため、データ線Xnの配線容量の影響は低く抑えられているので、保持キャパシタC1はセット時に短時間に所定の電荷量（データ値）に到達する。その結果、短時間に有機EL素子21を設定した輝度階調で発光させることができる。このため、低輝度の階調の場合のようにデータ電流が小さい値である場合でも、データ電流を書き込むのに要する時間を短くすることができる。その結果、データ線の配線容量等による影響を抑制することができ、動画表示を行う場合に疑似輪郭、像のずれなどの発生が抑制され、動画特性を向上することができる。」

（4）駆動用トランジスタQdをオフ状態にするために、トランジスタや回路を特別に設ける必要がなく、第1、第2スイッチングトランジスタQsw1、Qsw2のオン、オフを制御するだけでよい。したがって、リセット電圧を生成する電圧生成回路や保持キャパシタC1にリセット電圧を印加するためのトランジスタを増やさずに、低輝度の階調に対応するデータを書き込む場合でもデータ書き込み時間を短縮して動作の遅延を低減することができる。つまり、1フレーム全期間を発光期間として使用する場合に比べて、書き込み電流レベルを相対的に高く設定することにより、寄生容量の影響を抑制することができる。

### 【0111】

（5）各画素回路20の有機EL素子21の発光期間が短くなるので、従来のように次のフレームに移るまで有機EL素子21が発光し続ける場合よりも、消費電力を小さくすることができる。

### 【0112】

（6）データ書き込み時間を短縮できるので、高速でのデータ書き込みが可能になる。

（7）図2に示すように、各走査線Y1～Ynには、同色の画素回路20が接続されているので、各走査線Y1～Yn毎に有機EL素子21の発光を停止させるタイミングを変えることにより、有機EL素子21の発光期間を色毎に適宜変更することができる。これにより、経年変化などによる色バランスの変化を容易

に調整することができる。

### 【0113】

(8) リセットされた各画素回路20の有機EL素子21は、次のフレームのセット期間T<sub>s</sub>に上記セット動作がなされるまで、非発光の状態にある。つまり、各画素回路20の画素は暗状態にあり、保持キャパシタC1は上記リセット電圧の電荷量にリセットされた状態で次のセット期間T<sub>s</sub>の開始を待つ。リセットされた各画素回路20の有機EL素子21は、次のフレームのセット期間T<sub>s</sub>に上記セット動作がなされるまで、非発光の状態にある。つまり、その赤用画素回路20Rの画素は暗状態にあり、次のセット期間T<sub>s</sub>でセット動作がなされると、その画素は暗状態から画像が表示される。したがって、インパルス型の表示をすることができ、動画に適した有機ELディスプレイ10を実現することができる。

### 【0114】

#### (第2実施形態)

次に、第2実施形態に係る有機ELディスプレイ10の駆動方法を図5に基づいて説明する。上記第1実施形態では、1フレーム期間に順次走査型の垂直走査を2回行って1フレームの画像を構成するようにしているが、本実施形態では、インタレース型の垂直走査を行って1フレームの画像を構成する。図5は図4と同様のタイミングチャートである。

### 【0115】

制御回路17による有機ELディスプレイ10の駆動方法を図5に基づいて説明する。

垂直走査開始信号により1フレーム期間が開始されると、1フレーム期間にn行の走査線Y1～Ynを順に一つずつ選択する垂直走査を2回行う。

### 【0116】

1回目の垂直走査では、n行の走査線Y1～Ynのうち奇数行の走査線Y1, Y3, Y5, … Yn-1の選択時に、上記セット動作を行う。つまり、図4で説明した1回目の垂直走査と同様に、複数の画素回路20のうち選択された一つの走査線に接続された一行分の画素回路20の各駆動用トランジスタQdの導

通状態をデータ信号に応じて設定する。これにより、選択された一つの走査線に接続された各画素回路20の有機EL素子21の発光を開始させる。これとともに、偶数行の走査線Y2, Y4, Y6, … Yn-2, Ynの選択時に、上記リセット動作を行う。つまり、図4で説明した2回目の垂直走査と同様に、複数の画素回路20のうち選択された一つの走査線に接続された一行分の画素回路20の各第2スイッチングトランジスタQsw2をオン状態にする。これにより、導通状態に設定されている各駆動用トランジスタQdをオフ状態にして、選択された一つの走査線に接続された各画素回路20の有機EL素子21の発光を停止させる。

### 【0117】

2回目の垂直走査では、n行の走査線Y1～Ynのうち奇数行の走査線Y1, Y3, Y5, … Yn-1の選択時に、上記リセット動作を行う。これにより、選択された一つの走査線に接続され、上記1回目の垂直走査で導通状態に設定された各一行分の画素回路20の各駆動用トランジスタQdをオフ状態にして有機EL素子21の発光を停止させる。これとともに、偶数行の走査線Y2, Y4, Y6, … Yn-2, Ynの選択時に、上記セット動作を行う。これにより、選択された一つの走査線に接続された一行分の画素回路20の各駆動用トランジスタQdの導通状態をデータ信号に応じて設定し、各画素回路20の有機EL素子21の発光を開始させる。

### 【0118】

こうして、1回目の垂直走査では、n行の走査線Y1～Ynを順に一つずつ選択するとともに、奇数行の走査線選択時には上記セット動作を行い、偶数行の選択時には上記リセット動作を行う。この後の2回目の垂直走査では、1回目とは逆に、奇数行の走査線選択時にはリセット動作を行い、偶数行の選択時にはセット動作を行う。こうして1フレーム期間に2回の垂直走査を行うことにより、n行の走査線Y1～Ynの全てが、セット動作とリセット動作のために2回ずつ選択される。

### 【0119】

次に、先に述べた第1実施形態に係る有機ELディスプレイの駆動方法の利点

に加えて、上記第2実施形態に係る有機ELディスプレイの駆動方法は以下に述べる利点を有する。

### 【0120】

(9) 上述したようなインタレース型の垂直走査を行って1フレームの画像を構成することにより、各走査線Y1～Ynを選択して上記セット動作を行うセット期間Tsが集中することなく分散されるため、データ線駆動回路12や走査線駆動回路13などの回路の負荷が軽減される。また、各走査線Y1～Ynを選択して上記リセット動作を行うリセット期間Trも集中することなく分散されるため、データ線駆動回路12や走査線駆動回路13などの回路の負荷が軽減される。

### 【0121】

(第3実施形態)

次に、第3実施形態に係る有機ELディスプレイの駆動方法を図6に基づいて説明する。本実施形態では、飛び越し走査型の垂直走査を行って1フレームの画像を構成する。図6は図4と同様のタイミングチャートである。

### 【0122】

制御回路17による有機ELディスプレイ10の駆動方法を図6に基づいて説明する。

垂直走査開始信号により1フレーム期間が開始されると、1フレーム期間に、走査線Y1～Ynの一つを選択する毎に、上記セット動作とリセット動作を交互に行なう。つまり、一行分の画素回路20の各駆動用トランジスタQdの導通状態をデータ信号に応じて設定するセット動作と、一行分の画素回路20の各第2スイッチングトランジスタQsw2をオフ状態にして有機EL素子21の発光を停止させるリセット動作とを、走査線を選択する毎に交互に行なう。これとともに、セット動作がなされる走査線とリセット動作がなされる走査線とをそれぞれ、複数の走査線Y1～Ynから順に選択する。

### 【0123】

具体的には、本実施形態では、1フレーム期間が開始されると、複数の走査線Y1～Ynは次の順に一つずつ選択されるとともに、走査線を選択する毎にセッ

ト動作とリセット動作を交互に行なう。すなわち、Y1 (s) → Y3 (r) → Y2 (s) → Y4 (r) → Y3 (s) → Y5 (r) → Y4 (s) → Y6 (r) → Y5 (s) → Y7 (図示略: (r)) → Y6 (s) → …, Yn-1 (s) → Y1 (r) → Yn (s) → Y2 (r) の順に選択されて1順する。ここで、s, r はそれぞれセット動作、リセット動作を表している。この1順で、全ての走査線 Y1 ~ Yn は、それぞれ2回ずつ選択されることになる。

#### 【0124】

このようにして、走査線を選択する毎にセット動作とリセット動作を交互に行なう。また、セット動作がなされる走査線が走査線 Y1 から Yn まで順に選択されるとともに、リセット動作がなされる走査線が走査線 Y3 から Yn まで、さらには Y1, Y2 まで順に選択される。

#### 【0125】

次に、上記第3実施形態に係る有機ELディスプレイ10の駆動方法の特徴を以下に記載する。

(10) 上述したような飛び越し走査型の垂直走査を行って1フレームの画像を構成することにより、各走査線 Y1 ~ Yn を選択して上記セット動作を行うセット期間 Ts が集中することなく分散されるため、データ線駆動回路12や走査線駆動回路13などの回路の負荷が軽減される。また、各走査線 Y1 ~ Yn を選択して上記リセット動作を行うリセット期間 Tr も集中することなく分散されるため、データ線駆動回路12や走査線駆動回路13などの回路の負荷が軽減される。

#### 【0126】

(11) 本実施形態では、第1行目の走査線 Y1 の次に選択されて最初にリセット動作がなされる走査線を第3行目の走査線 Y3 としている。つまり、走査線 Y3 が図6の符号Aで示すタイミングで選択されてリセット動作がなされている。最初にリセット動作がなされる走査線を遅らせることにより、各画素回路20の有機EL素子21の発光期間を短くすることができる。例えば、最初にリセットされる走査線を、第4行目の走査線 Y4 に変更して図6の符号A'でリセット動作をすると、第1行目の走査線 Y1 でリセット動作がなされるタイミング、す

なわちリセット期間  $T_r$  が符号 B で示す位置から符号 B' で示す位置へ変化し、発光期間が短くなる。ここにいう「発光期間」とは、各画素回路 20 において有機 EL 素子 21 の発光が開始されてからその発光が停止するまでの期間をいう。したがって、最初にリセット動作がなされる走査線を適宜選択することにより、発光期間を変更することができる。

### 【0127】

#### (第4実施形態)

次に、本発明に係る電子装置または電気光学装置の駆動方法を有機 EL ディスプレイに適用した第4実施形態について図7に基づいて説明する。図7は、上記第1実施形態で説明した有機 EL ディスプレイ 10 における画素回路の内部回路構成を示す回路図を示す。

### 【0128】

本実施形態は、図3に示す上記画素回路 20R, 20G, 20B に代えて図7に示す画素回路 20'R, 20'G, 20'B を用いて構成した有機 EL ディスプレイ 10 に本発明を適用したものである。その他の構成は、上記第1実施形態と同じである。したがって、第1実施形態と同様の部位には同一の符号を付して重複した説明を省略する。

### 【0129】

図7に示すように、各画素回路 20'R, 20'G, 20'B は、ドレイン（第1の端子）とソース（第2の端子）を備えた第1のトランジスタとしての駆動用トランジスタ  $Q_d$  と、第2のトランジスタとしての変換用トランジスタ  $Q_c$  とを備える。変換用トランジスタ  $Q_c$  は、駆動用トランジスタ  $Q_d$  のゲート（第1の制御用端子）に接続されたゲート（第2の制御用端子）、ドレイン（第3の端子）及びソース（第4の端子）を備える。

### 【0130】

また、各画素回路 20'R, 20'G, 20'B は、駆動用トランジスタ  $Q_d$  のゲート及び変換用トランジスタ  $Q_c$  のゲートに共通に接続された保持キャパシタ  $C_1$  と、第3のトランジスタとしての第2スイッチングトランジスタ  $Q_{sw2}$  とを備える。この第2スイッチングトランジスタ  $Q_{sw2}$  は、変換用トランジス

タQcのドレインとゲートとの電気的な接続を制御するもので、ドレイン（第5の端子）とソース（第6の端子）を備える。

#### 【0131】

さらに、各画素回路20' R, 20' G, 20' Bは、ドレイン（第7の端子）とソース（第8の端子）を備えた第4のトランジスタとしての第1スイッチングトランジスタQsw1を備えている。

#### 【0132】

ここで、各画素回路20' R, 20' G, 20' Bの動作を簡単に説明する。ここでは、図3に基づいて上で説明した場合と同様に、走査線Y1～Ynのいずれか一つ、例えば走査線Y1が選択されるときの赤用画素回路20' Rの動作のみを図7に基づいて説明する。

#### 【0133】

走査線Y1が選択されると、上記セット期間Ts（図4参照）に、各赤用画素回路20' Rの両トランジスタQsw1, Qsw2の各ゲートにHレベルの第1走査信号SC11, Hレベルの第2走査信号SC12が第1の副走査線Y11, 第2の副走査線Y12をそれぞれ介して入力される。これにより、両トランジスタQsw1, Qsw2がそれぞれオン状態となる。このとき、データ線Xmから赤用データ信号IDRが各赤用画素回路20' Rに供給され、赤用データ信号IDRに応じた電荷量が保持キャパシタC1に保持される。その結果、駆動用トランジスタQdのゲートに印加される電圧は、赤用データ信号IDRの電流値で設定される輝度階調に応じた電圧となる。

#### 【0134】

この後、第1走査信号SC11, 第2走査信号SC12がそれぞれHレベルからLレベルになる。これにより、両トランジスタQsw1, Qsw2が共にオン状態となり、駆動用トランジスタQdは保持キャパシタC1に保持された電荷量により設定されるゲート電圧に対応した導通状態となる。このとき、その導通状態に応じた駆動電流、つまり赤用データ信号IDRの電流値に応じた駆動電流が有機EL素子21に流れ、有機EL素子21がその駆動電流に応じた輝度階調で発光し始め、この後も発光し続ける。

## 【0135】

こうして、走査線 Y 1 が選択されることで、走査線 Y 1 に接続された各赤用画素回路 20' R では、セット期間 T s に、変換用トランジスタ Q c 及び駆動用トランジスタ Q d の導通状態を赤用データ信号 I DR に応じて設定して、その信号の電流値で設定される輝度階調で有機 EL 素子 21 を発光させる（セット動作）。

## 【0136】

この後、第 1 スイッチングトランジスタ Q sw 1 をオフさせたままの状態で、上記リセット期間 T r (図 4 参照) に第 2 走査信号 S C 1 2 を L レベルから H レベルにして第 2 スイッチングトランジスタ Q sw 2 をオン状態とする。これにより、電源電圧 V dd と保持キャパシタ C 1 が駆動用トランジスタ Q d 及び第 2 スイッチングトランジスタ Q sw 2 を介して電気的に接続される。その結果、上記電荷量を保持していた各赤用画素回路 20' R の保持キャパシタ C 1 は V dd - V th 以上のリセット電圧にリセットされる。これにより、駆動用トランジスタ Q d はオフ状態となり、有機 EL 素子 21 への電流の供給が遮断され、有機 EL 素子 21 は発光を停止する（リセット動作）。

## 【0137】

こうしてリセットされた赤用画素回路 20' R の有機 EL 素子 21 は、次のフレームのリセット期間 T r に上記セット動作がなされるまで、非発光の状態にある。つまり、その赤用画素回路 20' R の画素は非発光の状態（ノーマリブラックの場合には暗状態）にあり、各赤用画素回路 20' R の保持キャパシタ C 1 は上記リセット電圧の電荷量にリセットされた状態で次のセット期間 T s の開始を待つ。

## 【0138】

以上説明した走査線 Y 1 が選択されるときの各赤用画素回路 20' R の動作は、他の走査線 Y 1 ~ Y n が選択されるときの各赤用画素回路 20' R、各緑用画素回路 20' G 及び各青用画素回路 20' B にも同様に当てはまる。

## 【0139】

このように、本実施形態における各画素回路 20' の駆動方法は、次の第 1 のス

ステップと、第2のステップとを備える。

(第1のステップ) 両トランジスタ  $Q_{sw1}$ ,  $Q_{sw2}$  を共にオン状態とする。この状態で、第3の信号線としてのデータ線  $X_1 \sim X_m$  の一つを介して供給されるデータ信号  $IDR$  を、第1スイッチングトランジスタ  $Q_{sw1}$  のソース及びドレインを介して保持キャパシタ  $C_1$  に供給し、保持キャパシタ  $C_1$  に電荷として蓄積する。これにより、変換用トランジスタ  $Q_c$  及び駆動用トランジスタ  $Q_d$  の導通状態をデータ信号  $IDR$  に応じて設定する。

#### 【0140】

(第2のステップ) 両トランジスタ  $Q_{sw1}$ ,  $Q_{sw2}$  をそれぞれオフ状態及びオン状態として、第1のステップで設定された変換用トランジスタ  $Q_c$  及び駆動用トランジスタ  $Q_d$  の導通状態を変化させる。ここでは、例えば両トランジスタ  $Q_c$ ,  $Q_d$  を共にオフ状態にする。なお、両トランジスタ  $Q_d$ ,  $Q_c$  をオフ状態とする代わりに、第1のステップで設定された両トランジスタ  $Q_c$ ,  $Q_d$  の導通状態を減ずるような電荷量を保持キャパシタ  $C_1$  に供給するようにしてもよい。

#### 【0141】

次に、上記第4実施形態に係る有機ELディスプレイ10の駆動方法の特徴を以下に記載する。

(12) 本実施形態によっても、上記第1実施形態と同様に、上記作用効果(1)～(8)を奏すことができる。また、本実施形態での駆動方法として、上記第2実施形態で説明したインターレース型の垂直走査や第3実施形態で説明した飛び越し走査型の垂直走査を採用することにより、高速でのデータ書き込みを実現することができる。

#### (第5実施形態)

次に、本発明に係る電子装置または電気光学装置の駆動方法を有機ELディスプレイに適用した第5実施形態について図8に基づいて説明する。図8は、上記第1実施形態で説明した有機ELディスプレイ10における画素回路の内部回路構成を示す回路図を示す。

#### 【0142】

本実施形態は、図3に示す上記画素回路20R, 20G, 20Bに代えて図8に示す画素回路20"R, 20"G, 20"Bを用いて構成した有機ELディスプレイ10に本発明を適用したものである。その他の構成は、上記第1実施形態と同じである。したがって、第1実施形態と同様の部位には同一の符号を付して重複した説明を省略する。

#### 【0143】

図8に示すように、各画素回路20"R, 20"G, 20"Bは、第1のトランジスタとしての駆動用トランジスタQdと、駆動用トランジスタQdのゲート（第1の制御用端子）に接続された保持キャパシタC1と、第2のトランジスタとしての第2スイッチングトランジスタQsw2とを備える。第2スイッチングトランジスタQsw2は、駆動用トランジスタQdのドレイン（第1の端子）と保持キャパシタC1との電気的な接続を制御するもので、ソース（第3の端子）とドレイン（第4の端子）とを備える。

#### 【0144】

第2スイッチングトランジスタQsw2のソースは駆動用トランジスタQdのドレイン（第1の端子）に、第2スイッチングトランジスタQsw2のドレインは駆動用トランジスタQdのゲートにそれぞれ接続されている。また、第2スイッチングトランジスタQsw2のゲート（第2の制御用端子）は、第2の副走査線Y12～Yn2の一つに接続されている。

#### 【0145】

また、各画素回路20"R, 20"G, 20"Bは、第3のトランジスタとしての第1スイッチングトランジスタQsw1と、第4のトランジスタとしての開始トランジスタQ3とを備える。第1スイッチングトランジスタQsw1のソース（第5の端子）は、第2スイッチングトランジスタQsw2のドレインと保持キャパシタC1を介して電気的に接続されかつ駆動用トランジスタQdのソース（第2の端子）と電気的に接続されている。また、第1スイッチングトランジスタQsw1のドレイン（第6の端子）はデータ線X1～Xmの一つに接続されており、第1スイッチングトランジスタQsw1のゲート（第3の制御用端子）は第2の副走査線Y12～Yn2の一つに接続されている。

### 【0146】

開始トランジスタQ3は、Pチャンネル型TFTであり、そのドレイン（第7の端子）は駆動用トランジスタQdのソースに接続されている。また、開始トランジスタQ3のソース（第8の端子）は電源線L1に接続されており、そのゲート（第4の制御用端子）は第3の副走査線SC13～SCn3の一つに接続されている。

### 【0147】

ここで、各画素回路20"R, 20"G, 20"Bの動作を簡単に説明する。ここでは走査線Y1が選択されるときの各赤用画素回路20"Rの動作のみを図8に基づいて説明する。

### 【0148】

走査線Y1が選択されると、上記セット期間T<sub>s</sub>（図4参照）に、各赤用画素回路20"Rの両トランジスタQsw1, Qsw2の各ゲートにHレベルの第1走査信号SC11, Hレベルの第2走査信号SC12が第1の副走査線Y11, 第2の副走査線Y12をそれぞれ介して入力される。これにより、両トランジスタQsw1, Qsw2がそれぞれオン状態となる。このとき、データ線Xmから赤用データ信号IDRが各赤用画素回路20"Rに供給され、赤用データ信号IDRに応じた電荷量が保持キャパシタC1に保持される。その結果、駆動用トランジスタQdのゲートに印加される電圧は、赤用データ信号IDRの電流値で設定される輝度階調に応じた電圧となる。

### 【0149】

この後、第1走査信号SC11, 第2走査信号SC12及び第3走査信号SC13それぞれHレベルからLレベル（ローレベル）になるとともに、第3走査信号SC13がLレベルからHレベルになる。これにより、両トランジスタQsw1, Qsw2が共にオフ状態になるとともに、開始トランジスタQ3がオン状態となる。両トランジスタQsw1, Qsw2が共にオフ状態となることで、駆動用トランジスタQdは保持キャパシタC1に保持された電荷量により設定されるゲート電圧に対応した導通状態となる。このとき、その導通状態に応じた駆動電流、つまり赤用データ信号IDRの電流値に応じた駆動電流が有機EL素子21

に流れ、有機EL素子21がその駆動電流に応じた輝度階調で発光し始め、この後も発光し続ける。

#### 【0150】

こうして、走査線Y1が選択されることで、走査線Y1に接続された各赤用画素回路20"Rでは、図4で示すセット期間Tsに、駆動用トランジスタQdをオン状態に設定して、赤用データ信号IDRの電流値で設定される輝度階調で有機EL素子21を発光させる（セット動作）。

#### 【0151】

この後、両トランジスタQsw1, Qsw2と共にオフさせたままの状態で、上記リセット期間Tr（図4参照）に第3走査信号SC13をLレベルからHレベルにする。これにより、開始トランジスタQ3がオフ状態となり、有機EL素子21への電流の供給が遮断され、有機EL素子21は発光を停止する。

#### 【0152】

こうしてリセットされた赤用画素回路20Rの有機EL素子21は、次のフレームのリセット期間Trに上記セット動作がなされるまで、非発光の状態にあり、保持キャパシタC1は上記リセット電圧の電荷量にリセットされた状態で次のセット期間Tsの開始を待つ。

#### 【0153】

以上説明した走査線Y1が選択されるときの各赤用画素回路20"Rの動作は、他の走査線Y1～Ynが選択されるときの各赤用画素回路20"R、各緑用画素回路20"G及び各青用画素回路20"Bにも同様に当てはまる。

#### 【0154】

このように、本実施形態における各画素回路20の駆動方法は、次の第1のステップと、第2のステップとを備える。

（第1のステップ）両トランジスタQsw1, Qsw2と共にオン状態とする。この状態で、第3の信号線としてのデータ線X1～Xmの一つを介して供給されるデータ信号IDRを、第1スイッチングトランジスタQsw1のドレイン及びソースを介して保持キャパシタC1に供給し、保持キャパシタC1に電荷として蓄積する。これにより、駆動用トランジスタQdの導通状態をデータ信号ID

Rに応じて設定する。

#### 【0155】

(第2のステップ) 開始トランジスタQ3をオフ状態として、有機EL素子21は発光を停止を変化させる。

次に、上記第5実施形態に係る有機ELディスプレイ10の駆動方法の特徴を以下に記載する。

(13) 本実施形態によっても、上記第1実施形態と同様に、上記作用効果(1)～(8)を奏することができます。また、本実施形態での駆動方法として、上記第2実施形態で説明したインターレース型の垂直走査や第3実施形態で説明した飛び越し走査型の垂直走査を採用することにより、高速でのデータ書き込みを実現することができる。

#### 【0156】

(電子機器)

次に、電子機器の適用について図9に基づいて説明する。上記各実施形態で説明した有機ELディスプレイ10は、モバイル型のパーソナルコンピュータ、携帯電話、デジタルカメラ等種々の電子機器に適用できる。

#### 【0157】

図9は、有機ELディスプレイ10が実装された携帯電話の構成を示している。図9において、携帯電話70は、複数の操作ボタン71、受話口72、送話口73、前記有機ELディスプレイ10を用いた表示ユニット74を備えている。この場合でも、有機ELディスプレイ10を用いた表示ユニット74は上記実施形態と同様な効果を発揮する。その結果、携帯電話70は、欠陥の少ない画像表示を実現することができる。

#### 【0158】

なお、本発明の実施形態は、以下のように変更してもよい。

○上記実施形態では、駆動用トランジスタQdのソース(第2の端子)は、電気的に所定の電位としての電源電圧Vddに接続されているが、その所定の電位は電源電圧に限られない。

#### 【0159】

○上記各実施形態では、駆動用トランジスタQdとしてPチャンネル型FETを用いているが、駆動用トランジスタとしてNチャンネル型FETを用いてもよい。その場合、駆動用トランジスタのゲートに印加される電圧がVdd + Vth以下の電位（電源電圧Vddとは異なる電位）になると、駆動用トランジスタがオフ状態になる。これにより、各画素回路の保持キャパシタC1はVdd + Vth以下のリセット電圧にリセットされる。

#### 【0160】

○上記各実施形態では、電子回路として画素回路20に具体化して好適な効果を得たが、有機EL素子21以外の例えばLEDやFED、電子放出素子、プラズマ素子等の発光素子のような電流駆動素子を駆動する電子回路に具体化してもよい。RAM等の記憶装置に具体化してもよい。

#### 【0161】

○上記各実施形態では、画素回路20R, 20G, 20Bの電流駆動素子として有機EL素子21について具体化したが、無機EL素子に具体化してもよい。つまり、本発明を無機EL素子からなる無機ELディスプレイに応用しても良い。さらにまた、本発明は液晶ディスプレイにも応用可能で、液晶ディスプレイの動画特性を向上することができる。

#### 【0162】

○上記各実施形態では3色の有機EL素子21に対して各色用の画素回路20R, 20G, 20Bを設けた有機ELディスプレイであったが、1色からなるEL素子の画素回路からなるELディスプレイに応用しても良い。

#### 【図面の簡単な説明】

【図1】 第1実施形態の有機ELディスプレイを示すブロック回路図。

【図2】 第1実施形態の表示パネル部を示す回路図。

【図3】 第1実施形態の画素回路とデータ線駆動回路を示す回路図。

【図4】 第1実施形態の駆動方法を説明するためのタイミングチャート。

【図5】 第2実施形態の駆動方法を説明するためのタイミングチャート。

【図6】 第3実施形態の駆動方法を説明するためのタイミングチャート。

【図7】 第4実施形態の画素回路とデータ線駆動回路を示す回路図。

【図8】 第5実施形態の画素回路とデータ線駆動回路を示す回路図。

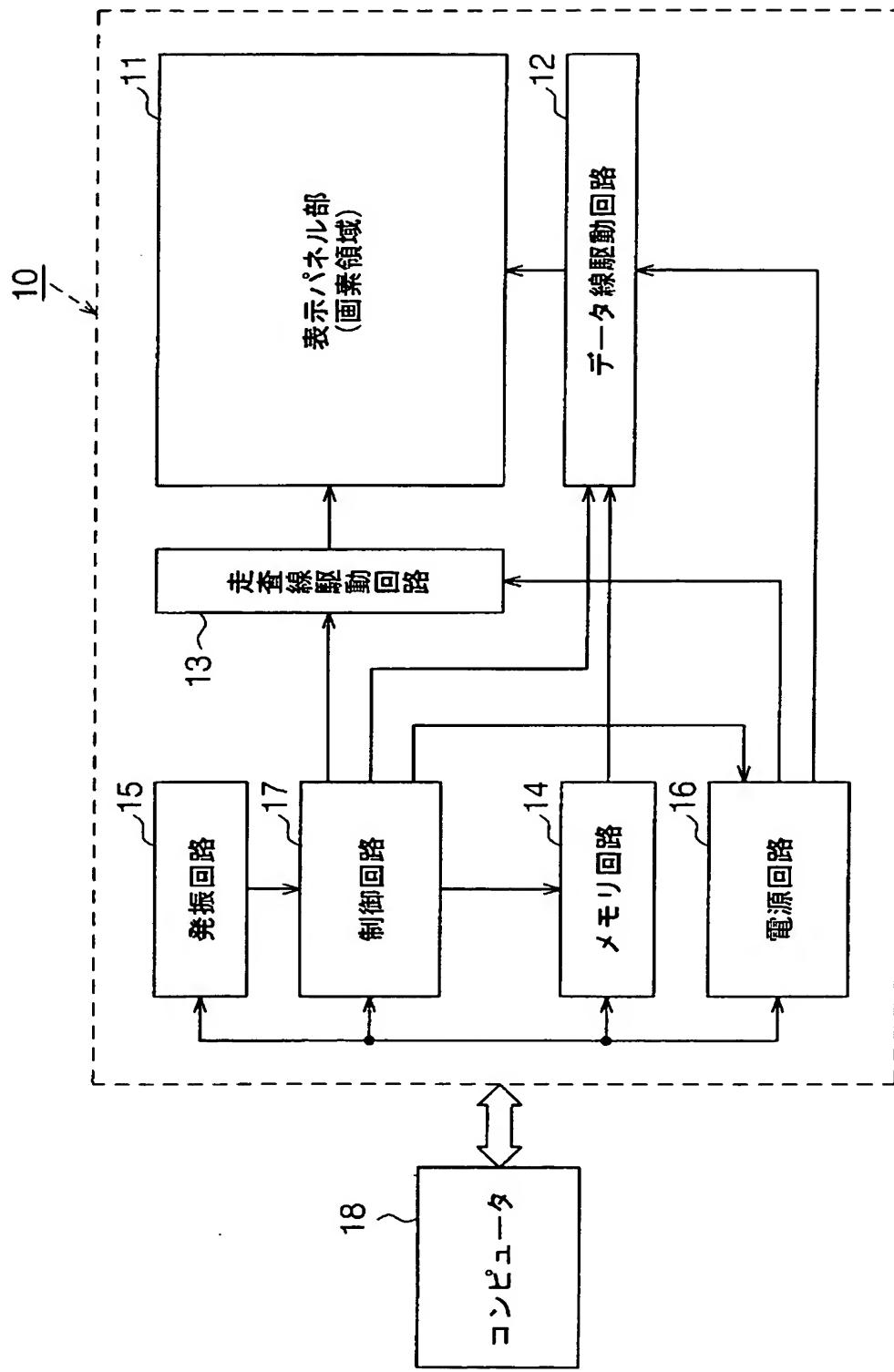
【図9】 携帯電話の構成を示す斜視図。

【符号の説明】

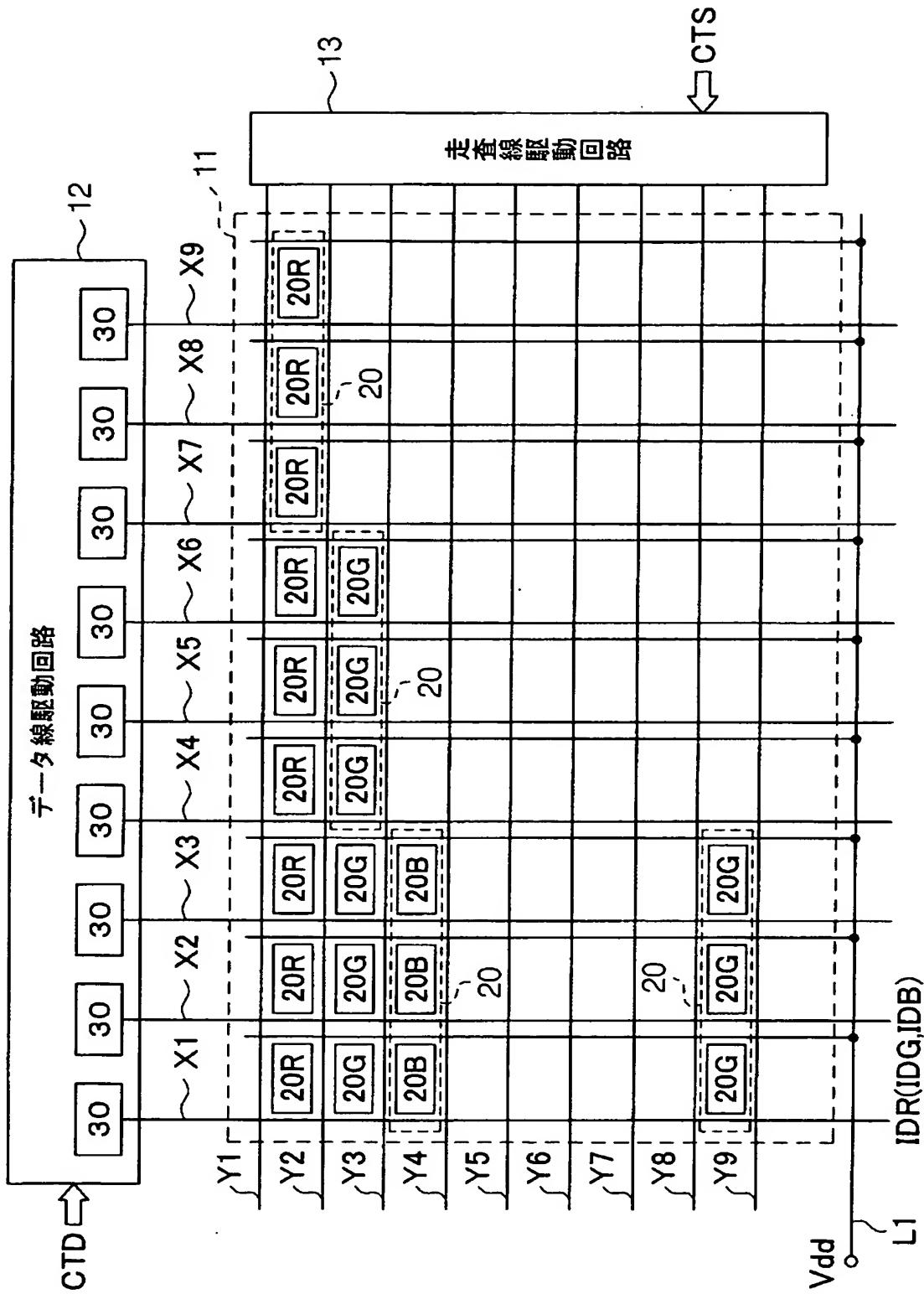
10…電子装置または電気光学装置としての有機ELディスプレイ、11…表示パネル部、20…画素回路、20R…単位回路または電子回路としての赤用画素回路、20G…単位回路または電子回路としての緑用画素回路、20B…単位回路または電子回路としての青用画素回路、21…電子素子、電気光学素子または発光素子としての有機EL素子、70…電子機器としての携帯電話、L1…電源線、Y1～Yn…走査線、Y11～Yn1…第1の信号線としての第1の副走査線、Y12～Yn2…第2の信号線としての第2の副走査線、X1～Xm…第3の信号線としてのデータ線、Qd…第1のトランジスタとしての駆動用トランジスタ、Qsw1…第2のトランジスタまたは第3のトランジスタとしての第1スイッチングトランジスタ、Qsw2…第3のトランジスタまたは第4のトランジスタとしての第2スイッチングトランジスタ、Qc…第2のトランジスタとしての変換用トランジスタ、Qst…開始トランジスタ、Q3…第4のトランジスタとしての開始トランジスタ。

【書類名】 図面

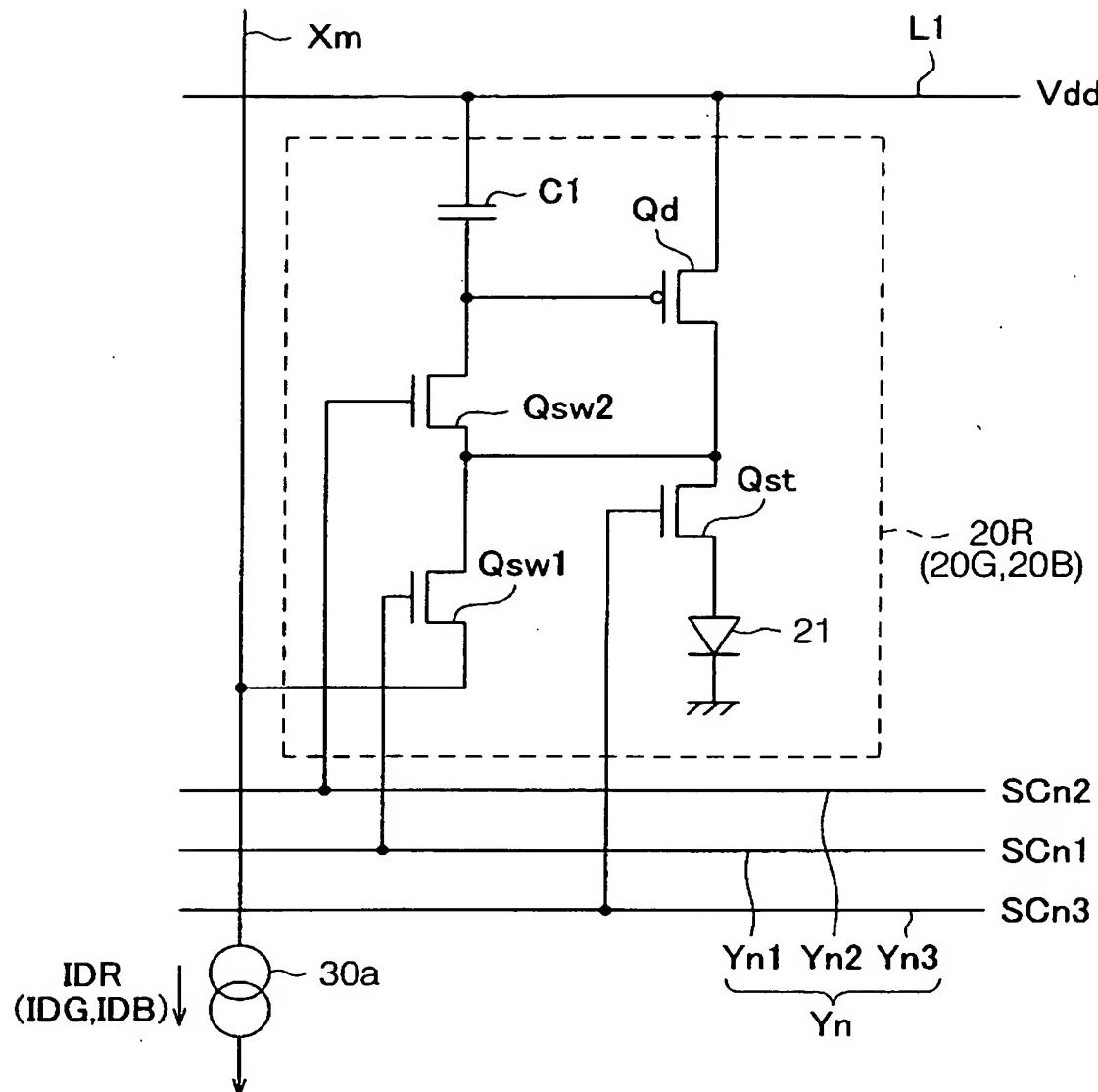
【図 1】



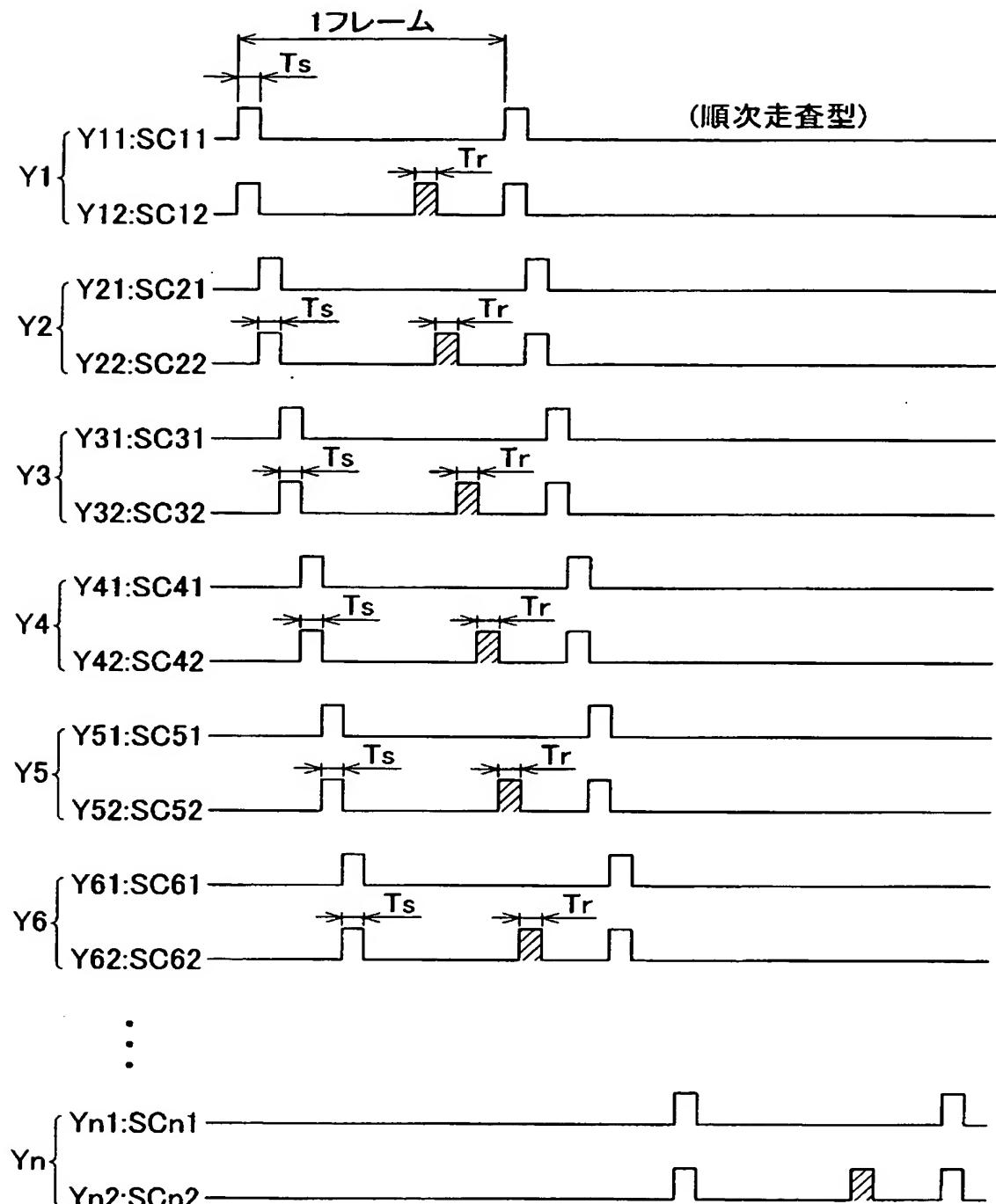
【図2】



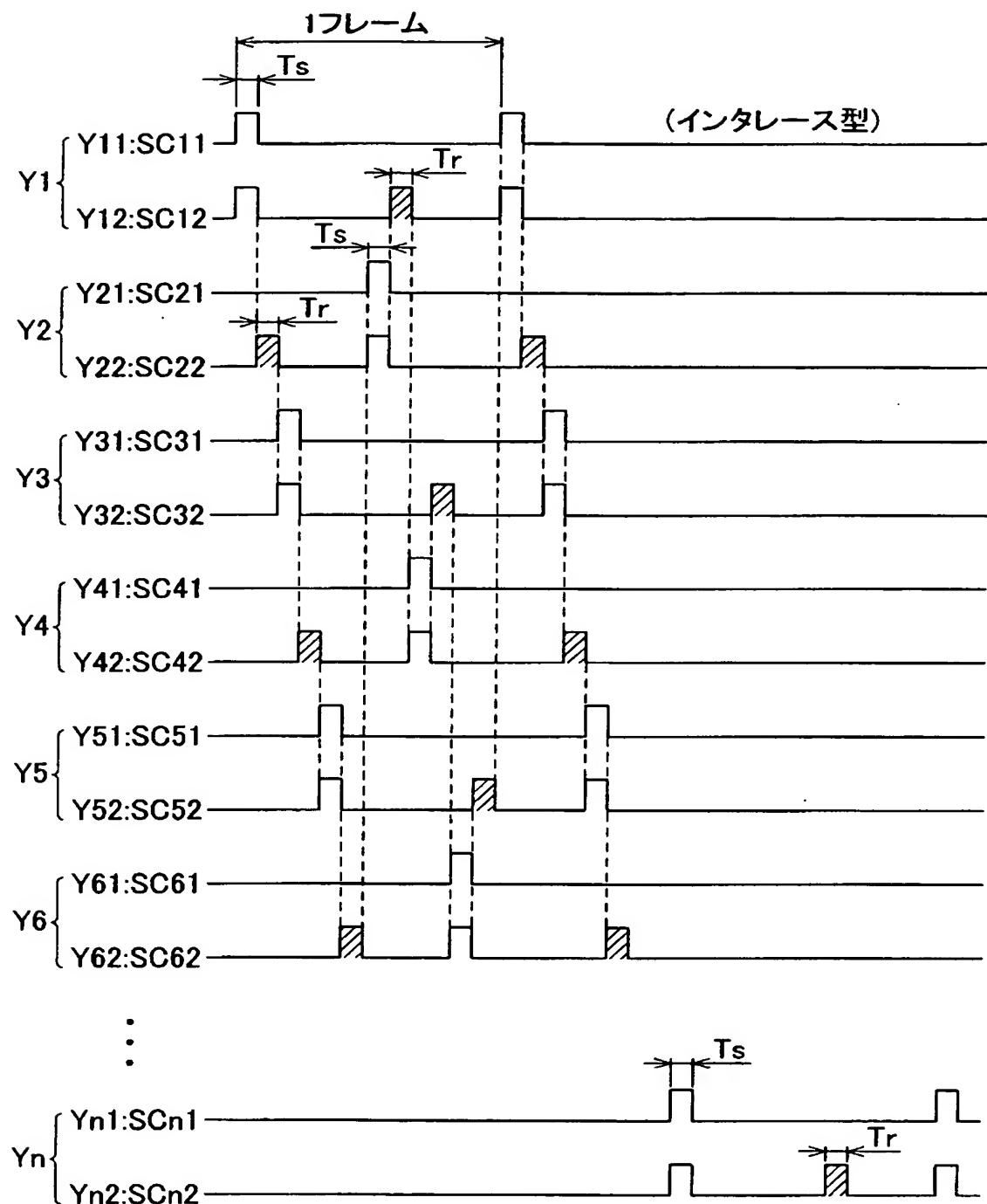
【図3】



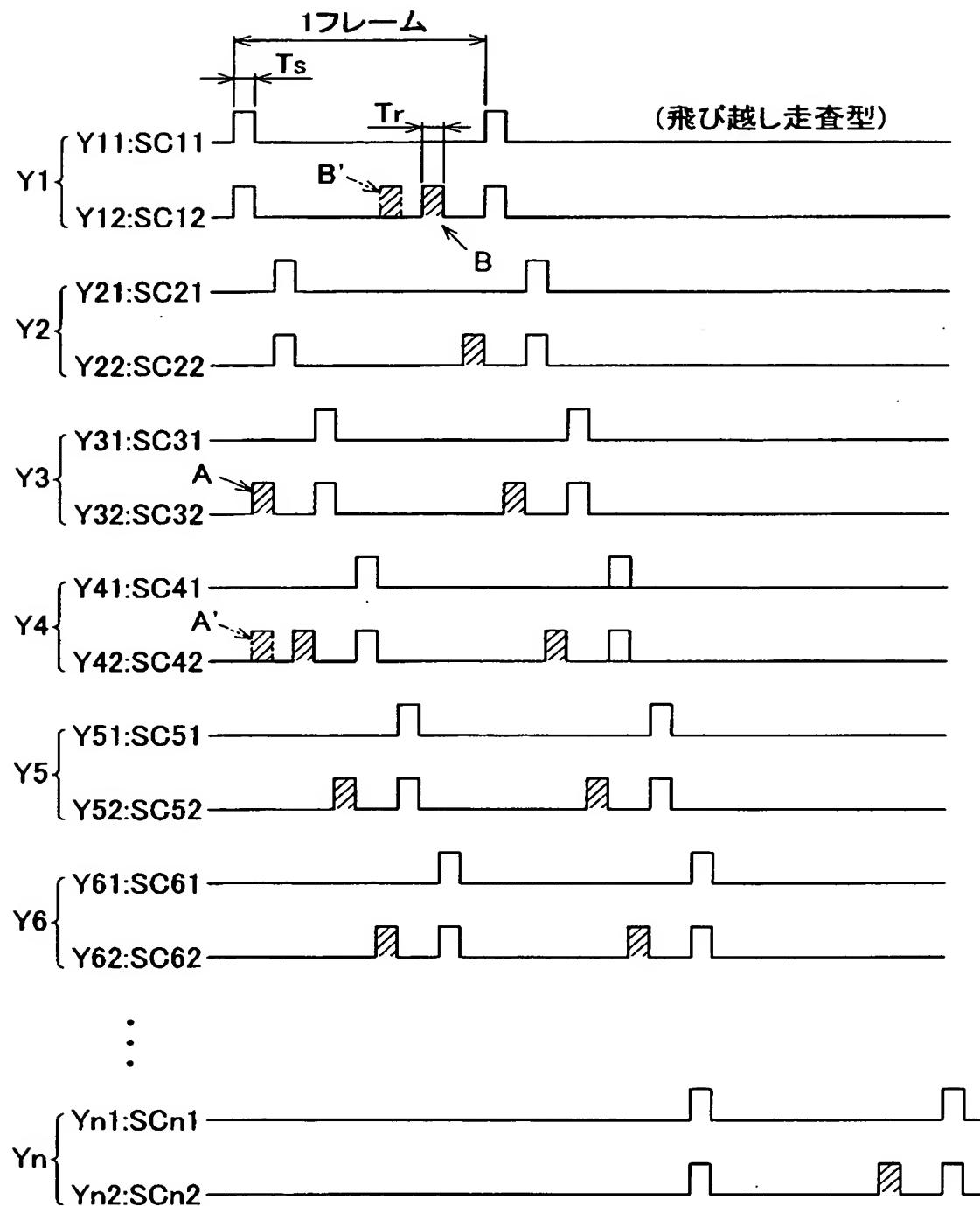
【図 4】



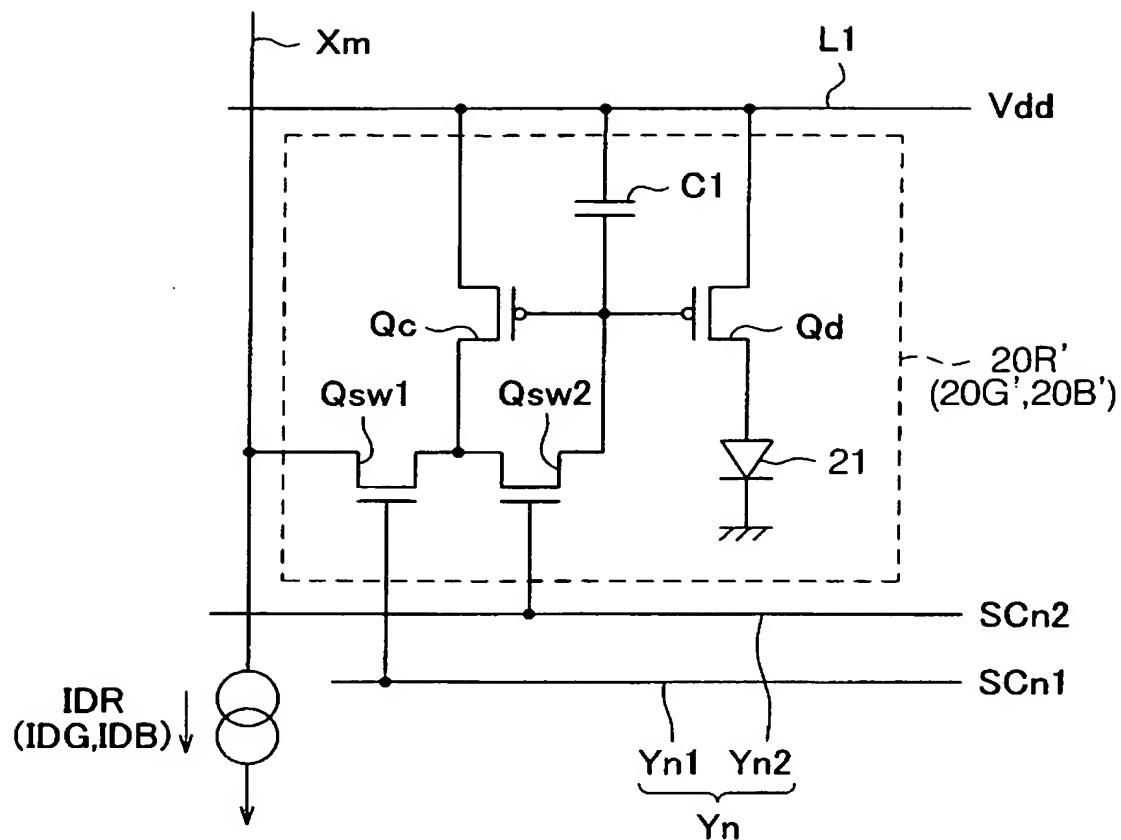
【図5】



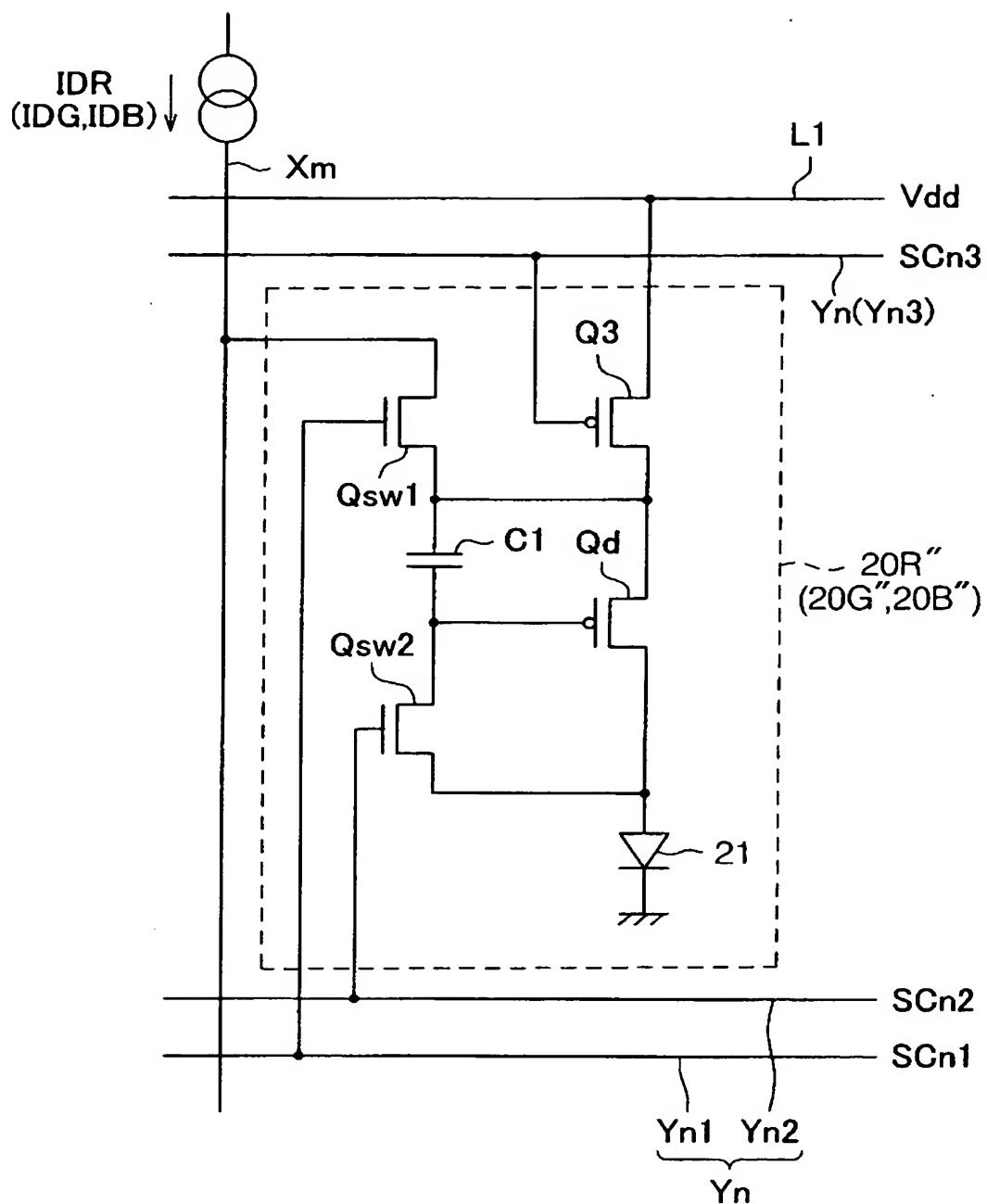
【図6】



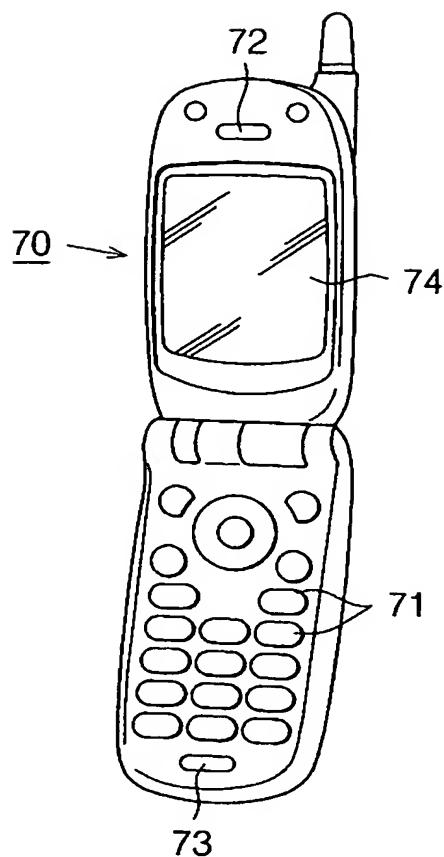
【図7】



【図 8】



【図9】



【書類名】 要約書

【要約】

【課題】 動画表示を行う場合の疑似輪郭、像のずれ等を抑制して動画特性向上のことのできる電子回路の駆動方法、電子装置の駆動方法、電気光学装置の駆動方法及び電子機器を提供する。

【解決手段】 各画素回路 20R の有機EL素子 21 の発光を開始させた後、リセット期間に第2スイッチングトランジスタ Qsw2 をオン状態とすることにより、電源電圧 Vdd と保持キャパシタ C1 が駆動用トランジスタ Qd 及び第2スイッチングトランジスタ Qsw2 を介して電気的に接続される。これにより、保持キャパシタ C1 は  $V_{dd} - V_{th}$  以上のリセット電圧にリセットされて、駆動用トランジスタ Qd はオフ状態となり、有機EL素子 21 への電流の供給が遮断されるので、有機EL素子 21 の発光が停止する。

【選択図】 図 3

特願2002-363862

出願人履歴情報

識別番号 [000002369]

1. 変更年月日 1990年 8月20日

[変更理由] 新規登録

住所 東京都新宿区西新宿2丁目4番1号  
氏名 セイコーエプソン株式会社